

<<数字电路与逻辑设计实训教程>>

图书基本信息

书名：<<数字电路与逻辑设计实训教程>>

13位ISBN编号：9787030120533

10位ISBN编号：7030120531

出版时间：2003-8

出版时间：科学出版社

作者：卢菊洪 编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计实训教程>>

内容概要

数字电路与逻辑设计是高等职业学校电子、计算机、机电等专业的一门重要的技术基础课,《数字电路与逻辑设计实训教程》是跟数字电路与逻辑设计课程配套的实训教材。

强调实际操作,注重动手能力的培养。

本实训教程共有7章18个实训项目和5个综合性设计实训项目。

《数字电路与逻辑设计实训教程》既可以作为各类高职高专计算机专业的教材,也可以作为其他专业学习数字电路与逻辑设计课程的参考书。

<<数字电路与逻辑设计实训教程>>

书籍目录

第1章 组合逻辑电路

1.1 用与非门组成或非门并测试逻辑功能

1.1.1 实训目的

1.1.2 实训设备

1.1.3 实训内容与步骤

1.2 TTL集成逻辑门的逻辑功能与参数测试

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>