

## <<数字电路与逻辑设计>>

### 图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787030122278

10位ISBN编号：7030122275

出版时间：2003-9

出版时间：科学出版社

作者：杨爱琴 编

页数：196

字数：292000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电路与逻辑设计>>

### 内容概要

本书共分为8章，内容包括数字电路基础、组合逻辑电路、常用组合逻辑模块及其应用，时序逻辑模块及应用、脉冲产生电路及集成定时器、集成数/模和模/数转换器及其应用，可编程逻辑电路简介等。

本书按照高职高专培养应用性、实用性人才的要求，省略了集成电路的内部组成、结构和工作原理，重点介绍集成电路的外部特性、参数及其应用，叙述简明扼要，通俗易懂，可作为高职高专计算机类、信息类、电子类和自动化类专业的教材，也可供有关工程技术人员参考使用。

## <<数字电路与逻辑设计>>

### 书籍目录

第1章 数字电路基础 1.1 数字电子技术概述 1.2 数制与编码 1.3 逻辑代数运算 1.4 逻辑函数的描述 1.5 逻辑函数的化简 习题第2章 组合逻辑电路 2.1 集成逻辑门 2.2 集成逻辑门电路的使用 2.3 组合逻辑电路的分析 2.4 组合逻辑电路的设计 2.5 组合逻辑电路中的竞争与冒险现象 习题第3章 常用组合逻辑模块及其应用 3.1 加法器 3.2 数据比较器 3.3 编码器与译码器 3.4 数据选择和数据分配器 3.5 奇偶检测电路 3.6 用中规模集成电路实现组合电路的设计 习题第4章 时序逻辑电路 4.1 时序逻辑电路基础 4.2 触发器 4.3 同步时序逻辑电路的分析 4.4 同步时序逻辑电路的设计 4.5 异步时序逻辑电路 习题第5章 常用时序逻辑模块及其应用 5.1 计数器 5.2 寄存器 习题第6章 脉冲产生电路及集成定时器 6.1 多谐振荡器 6.2 单稳态触发电路 6.3 施密特触发电路 6.4 集成555定时器及其应用 习题第7章 数/模转换器与模/数转换器 7.1 数/模转换 7.2 模/数转换 习题第8章 可编程逻辑器件简介 8.1 可编程逻辑器件概述 8.2 存储器 8.3 可编程逻辑器件 习题主要参考文献

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>