

<<数字逻辑电路>>

图书基本信息

书名：<<数字逻辑电路>>

13位ISBN编号：9787030147684

10位ISBN编号：7030147685

出版时间：2005-4

出版时间：科学出版社

作者：连晋平/王东红/刘庆林王东红刘庆林

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑电路>>

内容概要

《数字逻辑电路》是高等学校计算机专业的一门重要技术基础课。

全书共分为11章和1个附录，包括：绪论、数制与编码、逻辑函数及其简化、集成逻辑门、组合逻辑电路、集成触发器、时序逻辑电路、半导体存储器和可编程逻辑器件、脉冲单元电路、模数转换器和数模转换器、VHDL语言与数字逻辑电路设计。

附录中对EWB(electronics workbench)做了简单介绍。

利用EDA(electronic design automation)技术进行电子电路设计，设计者可通过计算机仿真、分析、验证电路功能和特性，并且能很容易地修正原设计方案，特别适合计算机专业的学生学习电子技术知识。

本书内容丰富，语言通俗易懂，实用性非常强，可作为高等学校计算机专业教材，也可供工程技术人员参考学习。

<<数字逻辑电路>>

书籍目录

绪论 0.1 数字逻辑电路的发展 0.2 模拟量和数字量 0.3 数字逻辑电路 0.4 数字逻辑电路的特点和研究方法第1章 数制与编码 1.1 数制 1.2 数制转换 1.3 二进制编码 1.4 本章小结 1.5 习题第2章 逻辑函数及其简化 2.1 逻辑代数 2.2 逻辑函数的简化 2.3 本章小结 2.4 习题第3章 集成逻辑门 3.1 晶体管的逻辑门 3.2 TTL集成逻辑门 3.3 CMOS电路 3.4 本章小结 3.5 习题第4章 组合逻辑电路 4.1 组合逻辑电路分析 4.2 组合逻辑电路设计 4.3 组合逻辑电路的冒险现象 4.4 本章小结 4.5 习题第5章 集成触发器 5.1 基本触发器 5.2 钟控触发器 5.3 主从触发器 5.4 边沿触发器 5.5 本章小结 5.6 习题第6章 时序逻辑电路 6.1 时序逻辑电路概述 6.2 时序逻辑电路分析 6.3 同步时序逻辑电路设计 6.4 序列信号发生器 6.5 本章小结 6.6 习题第7章 半导体存储器和可编程逻辑器件 7.1 概述 7.2 半导体存储器 7.3 可编程逻辑器件 7.4 编程逻辑器件的设计 7.5 本章小结 7.6 习题第8章 脉冲单元电路 8.1 脉冲信号与脉冲电路 8.2 集成门构成的脉冲单元电路 8.3 555定时器及其应用 8.4 本章小结 8.5 习题第9章 模数转换器和数模转换器 9.1 转换系统 9.2 数模转换器(DAC) 9.3 模数转换器(ADC) 9.4 本章小结 9.5 习题第10章 VHDL语言与数字逻辑电路设计 10.1 VHDL语言程序结构 10.2 VHDL语言的数据类型和操作符 10.3 VHDL语言的描述方式及主要描述语句 10.4 数字逻辑基本电路的设计 10.5 本章小结 10.6 习题附录 Electronics Workbench(电子工作台)使用简介参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>