

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787030197238

10位ISBN编号：7030197232

出版时间：2007-8

出版时间：科学出版社

作者：邵玉祥，陈青 编

页数：231

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

汇编语言是一种执行效率高、功能强的程序设计语言，它能够直接控制计算机硬件，并最大限度地发挥机器硬件的功能。

它是计算机相关专业的基础课，是深入学习计算机其他专业课的前提及关键。

全书共分三部分，包括汇编语言的组成成分、汇编语言的编程技术以及汇编语言的实际应用，共有8章，分别为汇编语言基础、8086微处理器、寻址方式、汇编语言程序、汇编语言程序设计、汇编语言高级编程、VO程序设计、中断及中断系统。

在编写过程中，采用循序渐进的叙述方法，配以大量的实例来帮助读者对各个知识点的理解。

《汇编语言程序设计》可作为普通高等学校本、专科计算机及相关专业课程的教材，也可供从事计算机设计与应用的人员学习使用。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

前言第1章 汇编语言基础1.1 机器语言与汇编语言1.1.1 机器语言1.1.2 汇编语言1.2 数制与数制转换1.2.1 数制1.2.2 数制转换1.2.3 数的书写方法1.3 有符号数与无符号数1.3.1 有符号数1.3.2 无符号数1.4 原码、反码、补码1.5 ASCII码习题1第2章 8086微处理器2.1 8086 CPU系统结构2.1.1 8086 CPU组成2.1.2 程序执行过程2.2 8086 CPU中寄存器2.2.1 通用寄存器2.2.2 专用寄存器2.2.3 段寄存器2.3 存储器2.3.1 存储单元的地址和内容2.3.2 存储器地址的分段2.3.3 存储器物理地址的生成2.3.4 存储单元中数据的操作2.4 堆栈2.5 汇编源程序举例习题2第3章 寻址方式3.1 数据寻址方式3.1.1 16位寻址3.1.2 32位寻址3.2 指令寻址方式3.2.1 段内直接寻址3.2.2 段内间接寻址3.2.3 段间直接寻址3.2.4 段间间接寻址3.3 跨段的有关问题3.4 实模式与保护模式3.5 综合举例习题3第4章 汇编语言程序4.1 汇编语句4.1.1 语句种类4.1.2 语句格式4.2 汇编语言数据4.2.1 常量4.2.2 变量4.2.3 标号4.2.4 表达式4.3 8086指令系统4.3.1 数据传送指令4.3.2 算术运算指令4.3.3 位操作指令4.3.4 串操作指令4.3.5 控制转移指令4.3.6 处理机控制指令4.4 汇编语言伪指令4.4.1 符号定义伪指令4.4.2 数据定义伪指令4.4.3 段定义伪指令4.4.4 程序开始与结束伪指令4.4.5 对准与基数控制伪指令4.5 汇编源程序结构4.6 上机操作过程4.6.1 软件环境4.6.2 生成执行文件4.6.3 DEBUG调试习题4第5章 汇编语言程序设计5.1 顺序结构程序设计5.2 分支结构程序设计5.2.1 二路分支5.2.2 多路分支5.3 循环结构程序设计5.3.1 单重循环5.3.2 多重循环5.4 子程序设计5.4.1 子程序调用与返回5.4.2 子程序的设计方法5.4.3 子程序的参数传递5.4.4 嵌套子程序5.4.5 递归子程序5.5 模块化程序设计5.5.1 基本概念5.5.2 模块间通信5.5.3 创建子程序库5.6 常用DOS中断调用习题5第6章 汇编语言高级编程6.1 宏汇编6.1.1 宏定义6.1.2 宏调用与宏展开6.1.3 宏定义中参数使用6.1.4 宏定义中标号和变量处理6.1.5 取消宏定义伪指令PURGE6.1.6 条件汇编6.1.7 宏库的使用6.1.8 宏与子程序的比较6.2 结构与记录6.2.1 结构6.2.2 记录6.3 32位字长编程6.3.1 处理器选择伪指令6.3.2 简化伪指令6.3.3 编程实例6.4 汇编语言的混合编程6.4.1 直接嵌入方式6.4.2 C调用汇编子程序6.4.3 汇编调用C函数6.4.4 C++与汇编6.4.5 控制台编程6.4.6 Windows界面编程习题6第7章 IO程序设计7.1 IO接口7.1.1 接口、端口、端口地址7.1.2 IO接口的硬件分类7.1.3 IO端口的地址分配7.1.4 IO端口的寻址方式7.2 IO操作7.2.1 IO指令7.2.2 IO控制方式7.2.3 IO端口编程7.3 文件I/O7.3.1 文件7.3.2 文件缓冲系统7.3.3 文件与目录管理7.3.4 文件操作实例习题7第8章 中断及中断系统8.1 中断工作原理8.1.1 中断8.1.2 中断类型8.1.3 中断服务8.1.4 中断向量表8.2 中断指令与中断调用8.2.1 软中断指令8.2.2 中断调用8.2.3 中断与子程序8.3 中断系统应用8.3.1 中断系统8.3.2 中断服务程序8.3.3 DOS中断调用8.3.4 BIOS中断调用8.4 中断服务程序编写8.4.1 常驻内存技术8.4.2 修改中断向量8.4.3 中断编程实例习题8附录1 调试程序DEBUG附录2 汇编语言错误信息表附录3 中断向量地址表附录4 BIOS功能调用附录5 DOS功能调用参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>