

<<微型计算机组成原理>>

图书基本信息

书名：<<微型计算机组成原理>>

13位ISBN编号：9787040117721

10位ISBN编号：704011772X

出版时间：2003-2

出版时间：高等教育出版社

作者：陆志才

页数：474

字数：620000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机组成原理>>

内容概要

本书是由教育部组织的普通高等教育“十五”国家级规划教材。

本书从必备的基础讲起，系统介绍了16位和包括Pentium 4、Xeon在内的现代32位微型计算机的组成原理、体系结构及基本接口技术。

其内容涉及：微型计算机组成基础、各种档次的处理器结构、各种类型的半导体存储器、输入/输出接口、可编程接口芯片、传统和现代的控制逻辑、面向现代微型计算机的总线技术以及传统的和现代的乃至下一代微型计算机的体系结构等。

本书具有以下特色：基础部分简要，讲解通俗易懂；内容新，尤其突出现代微型计算机的组成，对地位越来越重要的总线技术和控制芯片组作了重点介绍；大部分程序示例采用高级语言编写；内容的选择、深浅把握及顺序安排经过精心设计。

本书可作为高等院校计算机科学与技术及相关专业的教材，亦可作为从事研发、生产、教学和应用开发的广大科技工作者的自学用书。

<<微型计算机组成原理>>

书籍目录

第一章 微型计算机组成基础 1.1 计算机中数据信息的表示 1.1.1 计算机中数的进位制 1.1.2 字符编码 1.1.3 带符号数的表示 1.1.4 溢出 1.1.5 定点数与浮点数 1.2 初级计算机的组成与运行原理 1.2.1 原理结构 1.2.2 运算器的组成 1.2.3 控制器的组成 1.2.4 内存储器的组成 1.2.5 主机的运行原理 1.3 微型计算机的基本结构 1.3.1 微处理器的概念 1.3.2 总线的基本概念 1.3.3 微型计算机的基本结构 1.4 微型计算机的基本数据类型 1.5 堆栈 1.5.1 堆栈的引进和定义 1.5.2 堆栈的操作 习题一

第二章 8086系统结构 2.1 8086微处理器的结构 2.1.1 8086的功能结构与指令流水线 2.1.2 8086的存储器分段结构 2.1.3 8086的寄存器结构 2.2 8086的总线周期 2.2.1 8086的时序 2.2.2 8086的存储器读周期 2.2.3 8086的I/O读周期 2.2.4 8086的存储器写周期 2.2.5 8086的I/O写周期 2.2.6 在总线周期中插入等待时钟 2.2.7 空闲时钟周期 2.3 8086系统总线形成 2.3.1 8086引脚功能 2.3.2 最小模式下系统总线的形成 2.3.3 最大模式下系统总线的形成 2.4 8088简介 习题二

第三章 半导体存储器 3.1 半导体存储器概述 3.1.1 半导体存储器的分类 3.1.2 半导体存储芯片的一般结构 3.1.3 半导体存储芯片的主要技术指标 3.2 静态随机存取存储器 (SRAM) 3.2.1 六管静态基本单元电路 3.2.2 静态RAM芯片举例 3.3 动态随机存取存储器 (DRAM) 3.3.1 单管动态基本单元电路 3.3.2 动态RAM的电路结构 3.3.3 动态RAM芯片举例 3.3.4 再谈动态RAM的刷新 3.4 只读存储器 (ROM) 3.4.1 掩模ROM (固定式ROM)

第四章 输入/输出接口 第五章 中断系统 第六章 可编程接口芯片 第七章 80386系统结构 第八章 高档微处理器 第九章 总线技术I——内部总线 第十章 总线技术II——设备总线 第十一章 微型计算机系统的硬件组成 第十二章 串行通信 附录 部分小规模集成电路国家标准与国外流行表示对照参考文献

<<微型计算机组成原理>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>