

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787040131819

10位ISBN编号：7040131811

出版时间：2004-1

出版时间：高等教育出版社

作者：张友汉 编

页数：190

字数：300000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是在总结了我国近些年来高等职业教育教学改革经验的基础上编写的。

本书着眼于岗位需求，以培养综合能力为主线，适当降低理论深度，围绕需求精选内容，便于教学。主要内容有：数字电路的基本知识，逻辑代数基础，逻辑门电路，组合逻辑电路，触发器及其应用，时序逻辑电路，脉冲波形的产生和整形，数/模和模/数转换，大规模数字集成电路，数字电子设备故障的检修。

每章有内容摘要和练习与思考题。

本书可作为高等职业学校电子、计算机、通信及电气自动化类各专业“数字电子技术基础”课程的教材，也可供从事电子技术方面的工程技术人员参考。

<<数字电子技术基础>>

书籍目录

第一章 数字电路的基本知识 1.1 数字信号 1.2 数制和码制 1.3 三种基本逻辑关系 本章小结
练习与思考题第二章 逻辑代数基础 2.1 逻辑函数的表示方法 2.2 逻辑代数法则 2.3 逻辑函
数的公式化简法 2.4 逻辑函数的卡诺图 2.5 用卡诺图化简逻辑函数 本章小结 练习与思考题第
三章 逻辑门电路 3.1 半导体元件的开关特性 3.2 分立元件门电路 3.3 复合逻辑门电路 3.4
TTL集成与非门 3.5 其他类型的TTL集成与非门 3.6 CMOS集成逻辑门 3.7 正逻辑与负逻辑
本章小结 练习与思考题第四章 组合逻辑电路 4.1 组合逻辑电路的概念 4.2 组合逻辑电路的分
析 4.3 组合逻辑电路的设计 4.4 常用组合逻辑电路 4.5 组合逻辑电路的竞争与冒险 4.6 数字信号
的传输与显示 4.7 数字集成电路应用的有关问题 本章小结 练习与思考题第五章 触发器及其应用
5.1 概述 5.2 触发器的基本形式 5.3 集成触发器 5.4 触发器的分类及应用举例 5.5 触发器逻辑
功能的转换 本章小结 练习与思考题第六章 时序逻辑电路 6.1 概述 6.2 时序逻辑电路的分析方法 6.3
计数器 6.4 集成计数器及其应用 6.5 数码寄存器和移位寄存器 6.6 时序逻辑电路的设计 本章小
结 练习与思考题第七章 脉冲波形的产生和整形 7.1 集成555定时器 7.2 施密特触发器 7.3 单
稳态触发器 7.4 多谐振荡器 本章小结 练习与思考题第八章 数/模和模/数转换 8.1 概述 8.2
D/A转换器 8.3 A/D转换器 本章小结 练习与思考题第九章 大规模数字集成电路 9.1 半导体存储
器概述 9.2 随机存储器(RAM) 9.3 只读存储器(JIOM) 9.4 可编程逻辑器件简介 本章小
结 练习与思考题第十章 数字电子设备故障的检修参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>