

<<数字逻辑原理与工程设计>>

图书基本信息

书名：<<数字逻辑原理与工程设计>>

13位ISBN编号：9787040133219

10位ISBN编号：7040133210

出版时间：2003-11

出版时间：高等教育出版社

作者：刘真

页数：394

字数：500000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑原理与工程设计>>

内容概要

本书系统阐述了数字逻辑电路的分析和设计方法以及基本的数字系统工程实现技术。

内容包括：数制与编码，布尔代数，布尔函数的基本形式和化简，组合电路、同步时序电路和异步时序电路的分析和设计，采用中、大规模集成电路实现设计的具体实例，数字系统设计方法，数字电路设计中的测试问题和可测性设计技术，可编程逻辑器件的结构原理，VerilogHDL语言及综合设计实例等。

本书取材较新，采有实例教学的组织形式，内容由浅入深，引人入胜。

书中给出了大量例题，书后还附有部分习题答案。

本书可作为高等院校计算机类、电子类和自动化类等有关专业的教材的参考书，也可供有关专业工程技术人员参考。

<<数字逻辑原理与工程设计>>

书籍目录

第一章 数制与编码 引言 1.1 进位计数制与数制转换 1.2 带符号二进制数的代码表示 1.3 常用的其他编码 小结 习题第二章 布尔代数基础 引言 2.1 布尔代数的基本概念 2.2 布尔代数的公式、定理和规则 2.3 布尔函数的基本形式 2.4 不完全确定的布尔函数 2.5 布尔函数的化简 小结 习题第三章 组合逻辑电路的分析和设计 引言 3.1 常用逻辑门的图形符号 3.2 布尔函数的实现 3.3 组合逻辑电路的分析 3.4 组合逻辑电路的设计 3.5 常用组合逻辑电路 3.6 二进制译码器 3.7 多路选择器 3.8 多路分配器 3.9 组合逻辑电路中的险态 小结 习题第四章 同步时序电路 引言 4.1 时序电路与时序机 4.2 触发器 4.3 同步时序电路的分析与设计 4.4 常用的同步时序电路 小结 习题第五章 异步时序电路 5.1 异步时序电路 5.2 脉冲步进时序电路的分析与设计 5.3 电平异步时序电路的分析与设计 小结 习题第六章 简单可编程逻辑器件及其应用第七章 数字系统设计基础第八章 数字系统的设计第九章 复杂可编程逻辑器件第十章 VerilogHDL语言第十一章 用VerilogHDL语言设计数字电路参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>