

<<微机原理及应用>>

图书基本信息

书名：<<微机原理及应用>>

13位ISBN编号：9787040145649

10位ISBN编号：7040145642

出版时间：2004-8

出版范围：高等教育

作者：徐晨

页数：487

字数：580000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理及应用>>

前言

为了更好地适应当前我国高等教育跨越式发展需要，满足我国高校从精英教育向大众化教育的重大转移阶段中社会对高校应用型人才培养的各类要求，探索和建立我国高等学校应用型人才培养体系，全国高等学校教学研究中心（以下简称“教研中心”）在承担全国教育科学“十五”国家规划课题——“21世纪中国高等教育人才培养体系的创新与实践”研究工作的基础上，组织全国100余所培养应用型人才为主的高等院校，进行其子项目课题——“21世纪中国高等学校应用型人才培养体系的创新与实践”的研究与探索，在高等院校应用型人才培养的教学内容、课程体系研究等方面取得了标志性成果，并在高等教育出版社的支持和配合下，推出了一批适应应用型人才培养需要的立体化教材，冠以“教育科学‘十五’国家规划课题研究成果”。

2002年11月，教研中心在南京工程学院组织召开了“21世纪中国高等学校应用型人才培养体系的创新与实践”课题立项研讨会。

会议确定由教研中心组织国家级课题立项，为参加立项研究的高等院校搭建高起点的研究平台，整体设计立项研究计划，明确目标。

课题立项采用整体规划、分步实施、滚动立项的方式，分期分批启动立项研究计划。

为了确保课题立项目标的实现。

组建了“21世纪中国高等学校应用型人才培养体系的创新与实践”课题领导小组（亦为高校应用型人才立体化教材建设领导小组）。

会后，教研中心组织了首批课题立项申报，有63所高校申报了近450项课题。

2003年1月，在黑龙江工程学院进行了项目评审，经过课题领导小组严格的把关，确定了首批9项子课题的牵头学校、主持学校和参加学校。

2003年3月至4月，各子课题相继召开了工作会议，交流了各校教学改革的情况和面临的具体问题，确定了项目分工，并全面开始研究工作。

计划先集中力量，用两年时间形成一批有关人才培养模式、培养目标、教学内容和课程体系等理论研究成果报告和研究报告基础上同步组织建设的反映应用型人才培养特色的立体化系列教材。

与过去立项研究不同的是，“21世纪中国高等学校应用型人才培养体系的创新与实践”课题研究在审视、选择、消化与吸收多年来已有应用型人才培养探索与实践成果基础上。

<<微机原理及应用>>

内容概要

本书是教育科学“十五”国家规划课题研究成果。

全书共13章，包括：基础知识，微型计算机概论，8086/8088指令系统与寻址方式，汇编语言程序设计，8086的总线操作和时序，半导体存储器，基本输入输出接口，中断，可编程接口芯片及应用，串行通信，模数、数模转换，高性能微处理器，总线标准与微型计算机。

本书内容全面、实用性强，讲述有特点和新意，同时，配以较多的程序设计实例和接口电路实例。

本书适用于工科各专业本专科生“微机原理”课程，同时可供有关工程技术人员参考使用。

<<微机原理及应用>>

书籍目录

第1章 基础知识 1.1 数制及其相互转换 1.2 符号数的表示及运算 1.3 定点数和浮点数 1.4 字符编码 思考题与习题第2章 微型计算机概论 2.1 计算机概论 2.2 微型计算机 2.3 8086微处理器 思考题与习题第3章 8086/8088指令系统与寻址方式 3.1 概述 3.2 数据寻址方式 3.3 指令格式及指令执行时间 3.4 8086/8088指令系统 思考题与习题第4章 汇编语言程序设计 4.1 汇编语言语法 4.2 汇编语言程序实现 4.3 汇编语言程序设计方法及应用 4.4 汇编语言程序设计举例 思考题与习题第5章 8086的总线操作和时序 5.1 概述 5.2 8086的两种模式 5.3 最小模式下的8086时序分析 5.4 最大模式下的8086时序分析 思考题与习题第6章 半导体存储器 6.1 内存和外存 6.2 半导体存储器 6.3 随机存储器RAM 6.4 只读存储器 6.5 存储器与系统的连接 思考题与习题第7章 基本输入输出接口第8章 中断第9章 可编程接口芯片及应用第10章 串行通信第11章 模数、数模转换第12章 高性能微处理器第13章 总线标准与微型计算机附录1 ASCII码表附录2 8088/80896指令系统附录3 IBM PC/AT中断功能表附录4 常用DOS功能调用 (INT 21H) 附录5 BIOS功能调用附录6 DEBUG命令附录7 汇编语言程序上机过程附录8 键盘扫描码索引参考文献

<<微机原理及应用>>

章节摘录

版权页：插图：4.USB总线协议在USB中，任何操作都是从主机开始的，主机以预先安排的时序，发出一个描述操作类型、方向、外设地址以及端点号的包（令牌包），然后在令牌中指定数据发送者发出一个数据包或指出它没有数据传输。

而USB外设要以一个确认包做出响应，表明传输成功。

（1）域类型一个包包括：同步域、标志域、地址域、端点域、帧号域、数据域及CRC校验等。

其中同步域用于本地时钟与输入信号的同步；标志域指明包的类型及格式；地址域指明外设端点地址（外设地址及外设端点）；端点域说明设备所使用的子通道；帧号域指明目前帧的序号；数据域包含传输的数据；CRC校验包含令牌校验和数据校验。

（2）包类型USB中有令牌包、数据包、应答包等，其中令牌包包含输入（IN）、输出（OUT）、设置（SETUP）和帧起始（SOF）4种类型；数据包包含标志域、数据域和CRC校验域；应答包包含：确认包、无效包、出错包、特殊包等。

应答包用于报告数据传输状态，仅有支持流控制的传输类型。

（3）总线操作USB的总线操作包含：批操作、控制操作、中断操作、同步操作等。

批操作包含令牌、数据、应答三个阶段；控制操作包含设置和状态两个操作阶段；中断操作只有输入一个方向，与批操作的输入相同；同步操作包含令牌和数据两个阶段，它不支持重发功能。

<<微机原理及应用>>

编辑推荐

《微机原理及应用》是教育科学“十五”国家规划课题研究成果。

<<微机原理及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>