

<< 《数字电路逻辑设计》 >>

图书基本信息

书名：<< 《数字电路逻辑设计》 >>

13位ISBN编号：9787040177879

10位ISBN编号：7040177870

出版时间：2006-1

出版时间：高等教育出版社

作者：王毓银 编

页数：454

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## << 《数字电路逻辑设计》 >>

### 内容概要

《数字电路逻辑设计》是普通高等教育“十五”国家级规划教材和高等教育出版社百门精品课程教材立项项目《数字电路逻辑设计》（第二版）（王毓银）的学习指导书。

本学习指导书配合教材内容、围绕数字电路逻辑设计的基本理论、基本分析方法和设计方法进行编写，共分11章，主要包括数字电路基础，组合逻辑电路，时序逻辑电路，半导体存储器，PLD及其应用，脉冲单元电路，A/D与D/A转换，数字系统设计基础等内容，教学指导书在每一章中指出了本章内容提要、本章教学基本要求、本章重点与难点、本章的重要概念和方法以及本章习题解答。

《数字电路逻辑设计》可作为高等学校电子信息类，电气信息类各专业学生的辅导教材，也可作为教师的教学参考书，还可供本学科及其他相近学科工程技术人员自学和参考。

## &lt;&lt; 《数字电路逻辑设计》 &gt;&gt;

## 书籍目录

第1章 绪论1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第1章习题解答第2章 逻辑函数及其简化1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第2章习题解答第3章 集成逻辑门1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第3章习题解答第4章 组合逻辑电路1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第4章习题解答第5章 集成触发器1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第5章习题解答第6章 时序逻辑电路1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第6章习题解答第7章 半导体存储器1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第7章习题解答第8章 可编程逻辑器件1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第8章习题解答第9章 脉冲单元电路1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第9章习题解答第10章 模数转换器和数模转换器1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第10章习题解答第11章 数字系统设计基础1. 本章内容提要2. 本章教学基本要求3. 本章重点与难点4. 本章的重要概念和方法第11章习题解答附录一 模拟试题附录二 异步时序电路分析参考文献

<< 《数字电路逻辑设计》 >>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>