

<<数字逻辑与数字系统设计>>

图书基本信息

书名：<<数字逻辑与数字系统设计>>

13位ISBN编号：9787040178289

10位ISBN编号：7040178281

出版时间：2006-1

出版时间：高等教育出版社

作者：王永军

页数：380

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑与数字系统设计>>

内容概要

《数字逻辑与数字系统设计》是依照教育部电子信息与电气学科教学指导委员会2004年审定通过的“电子技术基础课程教学基本要求”和CC2004教学大纲要求，考虑到电子技术课程的发展而编写的。

《数字逻辑与数字系统设计》在讲清基本概念、基本原理的基础上，突出了分析方法和设计方法。在介绍传统分析、设计方法的同时，较为详细地介绍了目前在电路设计中较为流行的硬件描述语言VHDL。

并配有典型、实用的例题，这些例题都是作者从多年科研和教学实践经验中提炼出来的，目的是为读者学习、应用这些器件设计开发数字系统打下基础。

《数字逻辑与数字系统设计》内容包括数字逻辑基础、逻辑门电路、组合逻辑电路、时序逻辑电路、半导体存储器与可编程逻辑器件、脉冲波形的产生与整形、数/模和模/数转换、数字系统分析与设计。

《数字逻辑与数字系统设计》可作为计算机类、电子类、自动化类等有关专业的教材或教学参考书，也可供有关专业的工程技术人员参考。

<<数字逻辑与数字系统设计>>

书籍目录

第1章 数字逻辑基础1.1 数制1.1.1 十进制1.1.2 二进制1.1.3 八进制1.1.4 十六进制1.1.5 数制转换1.2 二进制数的表示方法1.2.1 原码1.2.2 反码1.2.3 补码1.3 二进制数的运算1.3.1 二进制的加法和减法1.3.2 二进制乘法1.3.3 二进制除法1.4 编码1.4.1 二一十进制编码(BCD码)1.4.2 格雷码1.4.3 ASCII码1.5 逻辑代数基础1.5.1 逻辑变量与逻辑函数1.5.2 常用逻辑运算1.5.3 逻辑代数的定律与规则1.5.4 逻辑函数的表示方法1.5.5 逻辑函数的化简本章小结自我检测题习题1第2章 逻辑门电路2.1 基本逻辑门电路2.1.1 二极管门电路2.1.2 晶体管非门电路2.2 CMOS逻辑门电路2.2.1 MOS管及其开关模型2.2.2 CMOS反相器2.2.3 CMOS与非门2.2.4 CMOS或非门2.2.5 其他类型的CMOS门电路2.2.6 高速CMOS门电路2.2.7 低电压CMOS门电路2.2.8 CMOS门电路的技术参数2.3 TTL逻辑门电路2.3.1 TTL与非门2.3.2 TTL与非门的电压传输特性及噪声容限2.3.3 TTL与非门的静态输入、输出特性2.3.4 TTL与非门的动态特性2.3.5 TTL与非门的主要性能参数2.3.6 其他类型的TTL门电路2.4 ECL电路2.5 CMOS电路与TTL电路的接口2.5.1 用CMOS电路驱动TTL电路2.5.2 用TTL电路驱动CMOS电路2.5.3 用CMOS或TTL电路驱动LED本章小结.....第3章 组合逻辑电路第4章 时序逻辑电路第5章 半导体存储器和可编程逻辑器件第6章 脉冲波形的产生与整形第7章 数/模和模/数转换第8章 数字系统分析与设计附录A VHDL硬件描述语言附录B 电气图用图形符号二进制逻辑单元附录C 常用逻辑符号对照表附录D 国产半导体集成电路型号命名法参考文献

<<数字逻辑与数字系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>