

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787040193831

10位ISBN编号：7040193833

出版时间：1983-4

出版范围：高等教育

作者：阎石

页数：591

字数：720000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是普通高等教育“十五”国家级规划教材。

本书以前各版曾分别获得北京市教育教学成果一等奖、国家教委优秀教材一等奖、国家级优秀教材奖。

新版教材是在基本保持第四版教材内容、理论体系和风格的基础上，按照教育部2004年修订的“数字电子技术基础课程教学基本要求”修订而成的。

本次修订除改写了部分章节外，还增加了硬件描述语言和EDA软件应用的基础知识。

此外，还在多数小节后面增设了复习思考题。

为了便于教学，也为了便于读者今后阅读外文教材和使用外文版的EDA软件，书中采用了目前国际上流行的图形逻辑符号。

全书主要内容有：数制和码制、逻辑代数基础、门电路、组合逻辑电路、触发器、时序逻辑电路、半导体存储器、可编程逻辑器件、硬件描述语言、脉冲波形的产生和整形、数-模和模-数转换等共11章。

本书可作为电气信息类、仪器仪表类各专业的教科书，也可供其他相关理工科专业选用以及社会读者阅读。

<<数字电子技术基础>>

作者简介

阎石：清华大学教授、全国高等学校电子技术研究会理事长。

1937年生人，1958年毕业于清华大学自动控制系，其后一直在清华大学从事电子技术的教学与科研工作。

曾任国家教委工科本科基础课程教学指导委员会第一、二届委员，华北地区高等学校电子技术教学研究会理事长。

1989年与

<<数字电子技术基础>>

书籍目录

第一章 数制和码制 1.1 概述 1.2 几种常用的数制 1.3 不同数制间的转换 1.4 二进制算术运算 1.5 几种常用的编码 本章小结 习题第二章 逻辑代数基础 2.1 概述 2.2 逻辑代数中的三种基本运算 2.3 逻辑代数的基本公式和常用公式 2.4 逻辑代数的基本定理 2.5 逻辑函数及其表示方法 2.6 逻辑函数的化简方法 2.7 具有无关项的逻辑函数及其化简 2.8 用Multisim 7进行逻辑函数的化简与变换 本章小结 习题第三章 门电路 3.1 概述 3.2 半导体二极管门电路 3.3 CMOS门电路 3.4 其他类型的MOS集成电路 3.5 TTL门电路 3.6 其他类型的双极型数字集成电路 3.7 Bi-CMOS电路 3.8 TTL电路与CMOS电路的接口 本章小结 习题第四章 组合逻辑电路 4.1 概述 4.2 组合逻辑电路的分析方法和设计方法 4.3 若干常用的组合逻辑电路 4.4 组合逻辑电路中的竞争 - 冒险现象 4.5 用Multisim 7分析组合逻辑电路 本章小结 习题第五章 触发器第六章 时序逻辑电路第七章 半导体存储器第八章 可编程逻辑器件第九章 硬件描述语言简介第十章 脉冲波形的产生和整形第十一章 数-模和模-数转换附录附录一 《电气图用图形符号——二进制逻辑单元》(GB4728.12-85)简介附录二 基本逻辑单元图形符号对照表部分习题答案参考文献名词索引

<<数字电子技术基础>>

编辑推荐

其它版本请见：《数字电子技术基础（第5版）》

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>