

<<数字电子技术基础习题解答>>

图书基本信息

书名：<<数字电子技术基础习题解答>>

13位ISBN编号：9787040204636

10位ISBN编号：7040204630

出版时间：2006-10

出版时间：高等教育出版社

作者：阎石

页数：333

字数：390000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术基础习题解答>>

### 内容概要

本书是为配合清华大学电子学教研组编、阎石主编的《数字电子技术基础》(第五版)教材的使用而编写的习题解答。

书中除包含有《数字电子技术基础》(第五版)全部习题的详细解答以外,还含有各章习题类型以及每种类型题目的解题方法和步骤等内容。

本书的使用对象主要是电气、电子信息类各专业的师生,也可供其他有关专业师生和社会读者参考。

## <<数字电子技术基础习题解答>>

### 书籍目录

第一章 数制和码制 1.1 本章习题类型与解题方法 1.2 习题解答第二章 逻辑代数基础 2.1 本章习题类型与解题方法 2.2 习题解答第三章 门电路 3.1 本章习题类型与解题方法 3.2 习题解答第四章 组合逻辑电路 4.1 本章习题类型与解题方法 4.2 习题解答第五章 触发器 5.1 本章习题类型与解题方法 5.2 习题解答第六章 时序逻辑电路 6.1 本章习题类型与解题方法 6.2 习题解答第七章 半导体存储器 7.1 本章习题类型与解题方法 7.2 习题解答第八章 可编程逻辑器件 8.1 本章习题类型与解题方法 8.2 习题解答第九章 硬件描述语言 9.1 本章习题类型与解题方法 9.2 习题解答第十章 脉冲波形的产生和整形 10.1 本章习题类型与解题方法 10.2 习题解答第十一章 数一模和模一数转换 11.1 本章习题类型与解题方法 11.2 习题解答参考文献

## &lt;&lt;数字电子技术基础习题解答&gt;&gt;

## 章节摘录

本章习题中的绝大部分都属于以下两种类型：一类是存储器扩展容量的方法，另一类是用存储器设计组合逻辑电路。

一、存储器扩展容量的方法 解题方法和步骤： (1) 位扩展方法。  
在一片存储器芯片的字数够用而每个字的位数不够用时，可以用位扩展连接方法将多片存储器组合成输出数据位数更多的存储器。

连接的方法是将各片的地址线、读/写控制线(R/W)片选线(CS)分别并联起来。  
如果每一片输出的数据是m位，则按上述方法用n片组合成的存储器将有 $m \times n$ 位数据输出。

(2) 字扩展接法。  
在一片存储器芯片的字数不够用而每个字的位数够用时，可以用字扩展接法将多片存储器芯片组合成字数更多的存储器。

连接的方法是将各片的地址线、读/写控制线(R/W)、数据输出线分别并联起来，然后通过每一片的片选(CS)信号，来区分地址代码选中的是哪一片中的存储单元。

各片的片选信号由地址代码的附加位译出。

如果每片存储器芯片的字数为p，则按上述方法将n片存储器芯片组合成的存储器将可存储 $p \times n$ 个字。

&hellip;&hellip;

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>