

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787040266412

10位ISBN编号：7040266415

出版时间：2009-6

出版时间：高等教育出版社

作者：徐惠民 主编

页数：272

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

前言

本书是《微机原理与接口技术》的配套参考书，目的是帮助读者更好地学习这一门重要的技术基础课程。

本书包括课程辅导、教材配套的习题解答、精选习题及解答和测试卷。

课程辅导部分分为9章：第1章微型计算机系统概述；第2章微型计算机系统的微处理器；第3章8086 / 8088的指令系统；第4章汇编语言程序设计；第5章微型计算机总线；第6章半导体存储器；第7章微型计算机和外设间的数据传输；第8章中断系统；第9章微型计算机常用接口技术。

每一章的内容包括：教学要求、本章知识点、教材配套习题解答和精选习题及解答。

每一章的课程辅导部分给出了本章教学要求和本章的知识点，目的是让读者更加明确哪些内容是要重点掌握的，哪些是要很好理解的，哪些只要一般了解，以便更有目的地进行学习。

每一章的知识点部分既有对主教材内容的总结，也有对一些问题的进一步说明。

教材中的习题解答，不仅仅给出了答案，也给出了解题的思路。

每一章的精选习题及解答部分，从数量上、类型上丰富了主教材中的习题，习题的类型包括选择题、填空题、判断题、简答和编程题，像一个小型的试题库，相信对教师和学生都有参考价值。

测试卷部分包括4套试题和答案，目的是让读者能够了解考试的形式，自我检验学习的效果。本书在编写过程中注意到了选择试题的多样性。

<<微机原理与接口技术>>

内容概要

本书是《微机原理与接口技术》教材的配套参考书，内容涵盖微型计算机的组成和工作原理、8086 / 8088指令系统和汇编语言程序设计、微型计算机总线、半导体存储器、中断系统和常用接口技术等主要知识点。

本书包括课程辅导、教材配套的习题解答、精选习题及解答和测试卷，目的是帮助学生理解、掌握本课程的教学内容。

本书可以作为学习“微机原理与接口技术”课程和准备相应课程考研的参考书。

<<微机原理与接口技术>>

书籍目录

第一部分 辅导及习题 第1章 微型计算机系统概述 第2章 微型计算机系统的微处理器 第3章 8086, 8088的指令系统 第4章 汇编语言程序设计 第5章 微型计算机总线 第6章 半导体存储器 第7章 微型计算机和外设间的数据传输 第8章 中断系统 第9章 微型计算机常用接口技术 第二部分 测试卷
测试卷1 测试卷2 测试卷3 测试卷4 测试卷1参考答案 测试卷2参考答案 测试卷3参考答案
测试卷4参考答案参考文献

<<微机原理与接口技术>>

章节摘录

系统总线包括数据总线、地址总线和控制总线。

地址总线的位数决定了CPU可以直接寻址的内存空间。

数据总线位数和微处理器的位数相对应，是微型计算机的一个重要指标。

控制总线传输控制信号，如读信号、写信号、中断请求信号、总线请求信号等。

存储器是用来存储数据、程序的部件。

存储器分类方法很多，按照存储器与CPU的关系，分为内存储器（主存）和外存储器（辅存）。

为协调速度、容量、成本之间的关系，目前各类计算机系统广泛采用由高速缓冲存储器、内存储器和外存储器组成的三级存储结构。

输入设备用于将用户的程序和数据输入计算机，而输出设备输出计算机的处理结果。

I/O接口是CPU和外设之间的适配器，以适应外部设备在结构、工作原理、速度、信号形式上的不同，是微型计算机的重要组成部件。

3.微型计算机系统 微型计算机配上系统软件和外部设备即构成了完整的微型计算机系统。

衡量微型计算机基本性能的指标有字长、主存容量、主频、运算速度、可靠性等。

CPU一次操作中所处理的二进制数的位数称为计算机字长，反映了一台机器的计算精度。

目前微型计算机的字长已达64位。

主存储器所能存储的信息总量为主存容量，是衡量微型计算机处理能力大小的一个重要指标。

表示主存容量有两种方法：用字节数表示。

用单元数×字长表示。

计算机内部主时钟信号的频率称为计算机的主频，是用于协调计算机操作的时钟信号。

主频决定了计算机的处理速度，频率越高，处理速度越快。

运算速度是指计算机每秒钟运算的次数。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>