

<<电子技术及应用>>

图书基本信息

书名：<<电子技术及应用>>

13位ISBN编号：9787040347616

10位ISBN编号：704034761X

出版时间：2012-07-01

出版时间：高等教育出版社

作者：华永平 著

页数：204

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<电子技术及应用>>

### 内容概要

《全国高职高专教育规划教材·简明易学系列：电子技术及应用》是全国高职高专教育规划教材简明易学系列之一，是根据现代电子技术发展对高职高专人才的要求和高职电子技术课程教学的需要而编写的，内容深入浅出，通俗易懂，强调知识的应用性学习。

《全国高职高专教育规划教材·简明易学系列：电子技术及应用》内容共8章：晶体管放大电路与应用、集成运算放大器与应用、低频功率放大器、直流稳压电源、数字逻辑代数基础、组合逻辑电路、触发器和时序电路、数模转换和模数转换电路、附录A~F。  
每章末有知识小结和思考与练习。

《全国高职高专教育规划教材·简明易学系列：电子技术及应用》可作为高职高专电子、通信、电气自动化、机电类等相关专业“电子技术基础”课程的教材，亦可供从事电子技术相关工作的工程技术人员参考。

## 书籍目录

第1章 晶体管放大电路与应用1.1 应用示例1.2 二极管及其应用电路1.2.1 半导体基础知识1.2.2 半导体二极管1.2.3 二极管基本应用电路1.2.4 特殊二极管1.3 三极管及其放大电路1.3.1 三极管1.3.2 共射基本放大电路1.3.3 工作点稳定的放大电路1.3.4 共集电极放大电路1.4 绝缘栅型场效应管知识小结思考与练习第2章 集成运算放大器与应用2.1 应用示例2.2 集成运算放大器2.2.1 集成运算放大器的基本组成2.2.2 集成运算放大器的共模与差模输入2.2.3 集成运算放大器的主要参数2.3 反相与同相输入集成运算放大器2.3.1 反馈的基本概念2.3.2 反相输入放大器2.3.3 同相输入放大器2.4 集成运算放大器的应用2.4.1 集成运算放大器的线性应用2.4.2 集成运算放大器的非线性应用知识小结思考与练习第3章 低频功率放大器3.1 应用示例3.2 功率放大的基本概念3.2.1 功率放大器的特点及主要指标3.2.2 低频功率放大电路的分类3.3 推挽式功率放大器3.3.1 乙类互补对称电路3.3.2 甲乙类互补对称电路3.4 集成功率放大器知识小结思考与练习第4章 直流稳压电源4.1 应用示例4.2 直流稳压电源的组成4.3 整流电路4.3.1 半波整流电路4.3.2 全波桥式整流电路4.4 滤波电路4.4.1 电容滤波电路4.4.2 电感滤波电路4.4.3 其他滤波电路4.5 稳压电路4.5.1 串联型晶体管稳压电路4.5.2 三端集成稳压器知识小结思考与练习第5章 数字逻辑代数基础5.1 应用示例5.2 数字电路的基本概念5.2.1 数字信号和数字电路5.2.2 逻辑与逻辑电平5.2.3 数字信号的主要参数5.2.4 数字电路的特点5.3 数制和码制5.3.1 数制5.3.2 码制5.4 逻辑代数中的基本运算5.4.1 与运算 (Logic Multiplication) 5.4.2 或运算 (Logic Addition) 5.4.3 非运算 (Logic Negation) 5.4.4 复合逻辑运算5.5 逻辑函数表示方法5.5.1 真值表5.5.2 逻辑表达式5.6 逻辑代数的公式、定理和规则5.6.1 逻辑代数的常用公式5.6.2 逻辑代数的基本定律5.6.3 逻辑代数中的反演规则 (求F) 5.7 逻辑函数的变换与化简5.7.1 逻辑函数的变换5.7.2 逻辑函数的化简知识小结思考与练习第6章 组合逻辑电路6.1 应用示例6.2 集成门电路6.2.1 -常用小规模集成门电路6.2.2 TTL和CMOS集成门电路的性能特点6.2.3 TTL及CMOS集成门电路的其他形式6.2.4 TTL和CMOS集成门电路使用注意事项6.3 组合逻辑电路分析6.3.1 组合逻辑电路的特点6.3.2 组合逻辑电路分析步骤6.3.3 组合逻辑电路分析举例6.4 组合逻辑电路设计6.4.1 组合逻辑电路设计步骤6.4.2 组合逻辑电路设计举例6.5 译码器6.5.1 显示译码器6.5.2 变量译码器6.6 编码器6.6.1 普通编码器6.6.2 二进制优先编码器6.6.3 8421BCD码优先编码器6.7 数据选择器知识小结思考与练习第7章 触发器和时序逻辑电路7.1 应用示例、7.2 触发器概述7.3 基本RS触发器7.4 边沿D触发器7.4.1 边沿D触发器逻辑符号7.4.2 边沿D触发器功能描述7.4.3 集成边沿D触发器74LS747.5 边沿JK触发器7.5.1 边沿JK触发器逻辑符号7.5.2 边沿JK触发器功能描述7.5.3 集成边沿JK触发器74LS112简介7.6 同步时序电路分析7.6.1 时序逻辑电路的组成7.6.2 同步时序电路分析7.7 集成计数器7.7.1 4位集成二进制同步加法一计数器74LS1617.7.2 集成十进制同步加法计数器74LS160、74LS162.....第8章 数模转换和模数转换电路附录A 半导体器件型号命名方法附录B 常用二极管参数表附录C 常用三极管参数表附录D 部分集成运放主要参考表附录E 数字电路器件型号命名方法附录F 数字电路常用器件引脚图参考文献

<<电子技术及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>