

<<并行计算机体系结构>>

图书基本信息

书名：<<并行计算机体系结构>>

13位ISBN编号：9787111078883

10位ISBN编号：7111078888

出版时间：2003-1

出版时间：机械工业出版社

作者：[美]DavidE.Culle

页数：776

译者：李晓明,钱德沛,程旭,崔光佐

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<并行计算机体系结构>>

作者简介

David E.Culler, 加州大学伯克利分校计算机科学系教授。
Culler博士的研究领域包括计算机体系结构、通信、编程语言、操作系统和性能分析。
他曾是伯克利工作站网络(NOW)项目的领导者。
该项目点燃了当前在全球范围发展的高性能机群系统商业化的革命之火。
Culler博士因他在

<<并行计算机体系结构>>

书籍目录

出版者的话

专家指导委员会

序

译者序

前言

第1章 引论

第2章 并程序序

第3章 面向性能的程序设计

第4章 工作负载驱动的性能评价

第5章 共享存储的多处理器

第6章 基于侦听的多处理器的设计

第7章 可扩展多处理器

第8章 基于目录的高速缓存一致性

第9章 硬件/软件功能的折中

第10章 互连网络设计

第11章 时延的包容

第12章 将来的发展方向

<<并行计算机体系结构>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>