

<<数字逻辑应用与设计>>

图书基本信息

书名：<<数字逻辑应用与设计>>

13位ISBN编号：9787111108375

10位ISBN编号：711110837X

出版时间：2002-1

出版时间：机械工业出版社

作者：Yarbrough

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑应用与设计>>

内容概要

本书系统地介绍了数字电路设计与分析的基础知识，内容全面，实用性强。首先从数字电路、数制系统等基本概念入手；然后论述组合逻辑、时序电路的分析与设计以及异步时序电路；最后讨论了数字开关电路。

书中提供的数百道习题能充分加深学生对所学知识的理解与运用。此外，还给出了合理的课时安排供老师参考。

最为难得的是书中全部采用真实的集成电路器件进行设计，使读者可以迅速适应实际设计工作。本书适合作为计算机、电子、电气及控制等专业本科生的教材，也可供教师和从事该领域设计或应用的研究人员用做参考书。

<<数字逻辑应用与设计>>

作者简介

作者:(美)John M.Yarbrough

<<数字逻辑应用与设计>>

书籍目录

Preface
CHAPTER 1 Digital Concepts and Number Systems
CHAPTER 2 Boolean Switching Algebra
CHAPTER 3 Principles of Combinational Logic
CHAPTER 4 Analysis and Design of Combinational Logic
CHAPTER 5 Flip-Flops , Simple Counters , and Registers
CHAPTER 6 Introduction to Sequential Circuits
CHAPTER 7 Sequential Circuit Design
CHAPTER 8 Asynchronous Sequential Circuits
CHAPTER 9 Programmable Logic and Memory
CHAPTER 10 Digital Integrated Circuits
Appendix 1 TTL Analysis Spice Exercise
Appendix 2 Answers to Odd-Numbered Questions and Problems
Index
CHAPTER CHAPTER CHAPTER CHAPTER CHAPTER CHAPTER CHAPTER
CHAPTER CHAPTER CHAPTER CHAPTER CHAPTER CHAPTER CHAPTER

<<数字逻辑应用与设计>>

媒体关注与评论

书评本书概述了经典的组合与时序逻辑，介绍了PAL、PLA、GAL和EPLD逻辑电路的实现及TTL、ECL和CMOS的电路分析。

全书共10章，包括基本原理、数字系统、组合逻辑、时序电路分析与设计，异步时序电路及数字开关电路。

<<数字逻辑应用与设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>