

<<VHDL设计表示和综合>>

图书基本信息

书名：<<VHDL设计表示和综合>>

13位ISBN编号：9787111116769

10位ISBN编号：7111116763

出版时间：2003-3-1

出版时间：机械工业出版社

作者：(美)James R.Armstrong

页数：651

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL设计表示和综合>>

内容概要

主要内容

设计工具：编辑器，仿真器，检查器，分析器，优化器和综合器

VHDL：主要结构，句法描述，源文件，数据类型，数据对象，语句和高级特性

基本的VHDL建模技术：传输和时延，并发性，组合逻辑，时序逻辑，系统原语等等

将VHDL与设计流程结合：从算法层次的可执行规范，到门级或单元级的实现PLD，门阵列，FPGA（使用Xilinx工具）和标准单元（使用Synopsys）建模

<<VHDL设计表示和综合>>

作者简介

James R.Armstrong博士是弗吉尼亚理工大学（Virginia Tech）电机与计算机工程系的教授，VHDL方面的国际权威。

IEEE标准化委员会的创始成员以及IEEE VHDL标准化工作组和设计自动化茶组的主席。

F.Gail Gray博士是弗吉尼亚理工大学（Virginia Tech）电机与计算机工程系的教授

<<VHDL设计表示和综合>>

书籍目录

- 1 . Structured Design Conceptl
 - 2 . Design Tools
 - 3 . Basic Features of VHDL
 - 4 . Basic VHDL Modeling Techniques
 - 5 . Algorithmic Level Design
 - 6 . Register Level Design
 - 7 . Gate Level and ASIC Library Modeling
 - 8 . HDL-Based Design Techniques
 - 9 . ASCs and the ASIC Design Process
 - 10 . Modeling for Synthesis
 - 11 . Integration of VHDL into a Top-Down Design Methodology
 - 12 . Synthesis Algorithms for Design Automation
- References
Index
About the Authors
About the CD

<<VHDL设计表示和综合>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>