

<<VLSI数字信号处理系统设计与实现 (>>

图书基本信息

书名：<<VLSI数字信号处理系统设计与实现 (平装)>>

13位ISBN编号：9787111141082

10位ISBN编号：7111141083

出版时间：2004-6

出版时间：机械工业出版社

作者：帕里 (Parhi Keshab K.)

页数：577

译者：陈弘毅

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VLSI数字信号处理系统设计与实现 (>>

内容概要

本书详细而全面地论述VLSI信号处理中性能优化技术，汇集了VLSI的架构理论与算法，描述了硬件实现层中的各种架构，给出了若干种分析、估计与降低功耗的方法，重点讲解设计应用时所需要的定制或半定制VLSI电路。

本书适合作为高年级本科书和低年级研究生的教科书或参考书，对于专业技术人员，也是一本很好的参考书。

作者简介

Keshab K.Parh教授于1982年在印度理工学院取得工学学士学位，1984年在美国宾夕法尼亚大学电机工程系取得硕士学位，1988年在加州大学伯克利分校电机工程与计算机科学系取得博士学位。从1988年起就一直在明尼苏达大学从事教学与研究工作。他现在是电机与计算机工程系的“McKing

书籍目录

译者序 中文版序 作者简介 译者简介 前言 第1章 数字信号处理系统导论 第2章 迭代边界 第3章 流水线与并行处理 第4章 重定时 第5章 展开 第6章 折叠 第7章 脉动结构设计 第8章 快速卷积 第9章 滤波器和变换中的算法强度缩减 第10章 流水线结构进行的并行自适应递归滤波器 第11章 缩放噪声与舍入噪声 第12章 格型数字滤波器结构 第13章 位级运算架构 第14章 冗余运算 第15章 数字强度缩减 第16章 同步流水线、波流水线和异步流水线 第17章 低功耗设计 第18章 可编程数字信号处理器 参考文献 附录A 最短路径算法 附录B 调度技术和分配技术 附录C 欧几里德最大公因子算法 附录D Schur多项式的正规直交性 附录E 快速二进制加法和乘法器 附录F 位串行系统中的调度 附录G FIR滤波器的系数量化索引

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>