

图书基本信息

书名：<<VERILOG硬件描述语言数字电路设计范例>>

13位ISBN编号：9787111162216

10位ISBN编号：7111162218

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>