第一图书网, tushu007.com

<<逻辑设计基础>>

图书基本信息

书名：<<逻辑设计基础>>

13位ISBN编号：9787111163794

10位ISBN编号：7111163796

出版时间：2005-7

出版时间：机械工业出版社

作者：罗思

页数：565

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

<<逻辑设计基础>>

内容概要

本书详细阐述了理解逻辑设计基本概念所必需的理论，全书共20章。
包括布尔代数，逻辑门设计、触发器、状态机等基本概念。
通过将触发器和逻辑门电路相结合，学生学习如何设计计数器、加法器、序列检测器以及与之类似的电路。
本书使用可编程逻辑设备和VHDL硬件描述语言介绍了现代的设计技术，并强调了VHDL在逻辑电路仿真及计算机辅助设计中所起的作用。
本书可作为电子工程，计算机科学专业学生学习数字系统逻辑设计的入门教材，并为学生进一步学习数字系统设计和开关理论的高级知识奠定了基础，同时本书也是理想的自学教材。
　本书详细地阐述了理解逻辑设计基本概念所必需的理论，主要内容包括布尔代数，逻辑门设计，锁存器，触发器，状态机等基本概念，通过将触发器和逻辑门电路相结合，讲解如何设计计数器、加法器，序列检测器以及与之类似的电路，本书还介绍了VHDL硬件描述语言在组合逻辑设计，时序逻辑设计和简单数字系统设计中的应用。
　本书适合作为高等院校电子工程，计算机科学及相关专业的本科生和研究生的教材，也适合工程专业人员参考。

作者简介

Charles H.Roth,Jr分别在明尼苏达大学、麻省理工学院和斯坦福大学获得电子工程学学士、硕士和博士学位。
于1961年进入得克萨斯大学奥斯汀分校任教，目前是该校电子和计算机工程系的教授。
他在逻辑设计的数学中开发了一种自定学习进度的教程，因其杰出的工程教学效果而获得

书籍目录

译者序前方第1章 数制系统及其转换入门第2章 布尔代数第3章 布尔代数（续）第4章 布尔代数的应用、小项与大项展开式第5章 卡诺图第6章 奎因——麦克拉斯基法第7章 多级门电路/与非门和或非门第8章 用门电路和设计和仿真组合电路第9章 多路选择器、译码器和可编程逻辑器件第10章 VHDL入门第11章 锁存器与触发器第12章 寄存器与计数器第13章 时序电路分析第14章 状态转换图与状态转换表的导出第15章 状态转换表的化简及状态赋值第16章 时序电路设计第17章 用于时序逻辑的VHDL第18章 算术运算电路第19章 使用SM图的状态机设计第20章 用于数字系统设计VHDL附录A MOS及CMOS逻辑附录B VHDL语言小结附录C 定理的证明附录D 国内外逻辑门图形符号对照参考文献部分学习指导与习题答案

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com