

<<32位嵌入式系统硬件设计与调试>>

图书基本信息

书名：<<32位嵌入式系统硬件设计与调试>>

13位ISBN编号：9787111164173

10位ISBN编号：7111164172

出版时间：2005-7

出版时间：机械工业出版社

作者：张崧

页数：302

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<32位嵌入式系统硬件设计与调试>>

内容概要

本书全面、系统地讲解了32位嵌入式系统中各组成部分的原理和相关设计。书中对包括ARM、PowerPC在内的RISC处理器，常用嵌入式操作系统，以及嵌入式系统中常用的接口电路（如SDRM、DDR内存、各类Flash、硬盘、液晶、网络接口等）设计做了详细介绍。本书还结合硬件设计，给出了大量用于硬件调试的代码和驱动程序的编写方法。本书适合于从事嵌入式系统硬件开发及嵌入式系统驱动软件编写的工程师。

<<32位嵌入式系统硬件设计与调试>>

书籍目录

第1章 概述1.1 嵌入式系统概述1.1.1 嵌入式系统的历史1.1.2 嵌入式系统的定义1.1.3 嵌入式系统的特点1.1.4 嵌入式系统的市场1.2 32位嵌入式系统介绍1.3 本书内容介绍第2章 32位嵌入式处理器2.1 RISC的介绍2.1.1 RISC的历史2.1.2 RISC的特点2.1.3 RISC和CISC的比较2.1.4 RISC在嵌入式系统中的优势2.2 PowerPC的介绍2.2.1 PowerPC的历史2.2.2 PowerPC的特点2.2.3 PowerPC产品简介2.3 68K / ColdFire2.3.1 68K / ColdFire的历史2.3.2 ColdFire系列处理器的特点2.4 MIPS处理器2.5 ARM处理器介绍2.5.1 ARM的历史2.5.2 ARM内核的特点2.5.3 ARM内核系列的介绍第3章 嵌入式操作系统3.1 操作系统的作用和分类3.1.1 操作系统的功能3.1.2 通用操作系统 (General Purpose Operating System) 3.1.3 实时操作系统 (Real Time Operating System) 3.1.4 实时操作系统与通用操作系统的比较3.2 常见嵌入式操作系统的介绍3.2.1 标准Linux系统3.2.2 CLinux介绍3.2.3 RTLinux介绍3.2.4 微软公司的Windows CE3.2.5 VxWorks3.3 嵌入式操作系统特点总结第4章 动态内存 (DRAM) 4.1 早期动态内存简介4.2 SDRAM (Synchronous DRAM) 原理介绍4.2.1 SDRAM简介4.2.2 SDRAM的启动和初始化4.2.3 SDRAM的模式寄存器 (MR) 4.2.4 SDRAM命令解析4.2.5 SDRAM读过程4.2.6 SDRAM写过程4.2.7 SDRAM读写效率4.3 SDRAM的电路设计4.3.1 SDRAM的硬件设计4.3.2 SDRAM的PCB设计4.4 SDRAM的硬件调试和软件测试4.5 DDR (Double Data Rate) SDRAM4.5.1 DDR内存结构简介4.5.2 DDR内存的技术要点4.5.3 DDR内存读过程4.5.4 DDR内存写过程4.5.5 DDR II内存介绍4.5.6 DDR内存发展趋势4.6 RDRAM (Rambus DRAM) 4.6.1 RDRAM介绍4.6.2 RDRAM技术和DDR内存技术特点比较第5章 串口及控制台调试技术5.1 串口技术介绍5.1.1 串口接口信号5.1.2 串口原理5.1.3 串口电平5.1.4 流量控制5.1.5 串口参数设置5.2 串口硬件设计5.2.1 电平转换电路5.2.2 串口芯片5.3 串口的设置和控制台技术介绍5.3.1 串口设置5.3.2 串口功能函数5.3.3 串口控制台调试技术第6章 Flash.....第7章 NAND Flash第8章 硬盘及FAT文件系统第9章 液晶 (LeD) 第10章 PCMCIA接口第11章 网络第12章 BootLoader编程附录 名词解释

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>