第一图书网, tushu007.com

<<VHDL教程>>

图书基本信息

书名：<<VHDL教程>>

13位ISBN编号：9787111185246

10位ISBN编号：7111185242

出版时间：2006-4

出版时间：机械工业

作者：巴斯克尔

页数：232

译者：刘雷波

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

第一图书网, tushu007.com

<<VHDL教程>>

内容概要

本书从VHDL語言的功能特性出发，介绍了VHDL语言的组成元素、描述风格、建模特征、测试平台的设计技巧等，并详细给出了一些经过作者验证的实例。
本书的目的在于向广大的电子设计人员介绍VHDL语言的基本知识和使用它来设计数字系统硬件电路的方法，从而使设计者摆脱传统的人工设计方法的约束，使数字系统的设计水平上升到一个新的阶段。

本书适合作为计算机科学及其相关专业的教材或参考书。
也可供工程技术人员参考。

第一图书网, tushu007.com

作者简介

刘雷波于1999年毕业于清华大学电子工程系，获无线电技术与信息系统专业学士学位，2004年毕业于清华大学微电子学研究所，获得电子科学与技术专业博士学位。
2004年至今在清华大学任教。
讲授“ VISI数字信号处理系统——设计与实现 ”和“ 数字集成电路分析与设计 ”课程。
研究

第一图书网, tushu007.com

<<VHDL教程>>

书籍目录

译者序第3版前言第2版前言第1版前言第1章　概述　1.1　什么是VHDL　1.2　历史　1.3　功能　1.4　硬件抽象第2章　教程　2.1　基本术語　2.2　实体声明　2.3　结构体　2.4　配置声明　2.5　程序包声明　2.6　程序包体　2.7　模型分析　2.8　仿真第3章　基本语言要素　3.1　标识符　3.2　数据对象　3.3　数据类型　3.4　操作符第4章　行为模型　4.1　实体声明　4.2　结构体　4.3　进程語句　4.4　变量赋值語句　4.5　信号赋值語句　4.6　wait語句　4.7　if語句　4.8　case語句　4.9　null語句　4.10　loop語句　4.11　exit語句　4.12　next语句　4.13　assertion語句　4.14　report語句　4.15　多进程　4.16　延迟进程　4.17　多进程　4.18　延迟进程第5章　数据流建模　5.1　并行信号赋值語句　5.2　并行与顺序信号赋值　5.3　修正的delta延迟　5.4　多驱动器　5.5　条件信号赋值語句　5.6　选定信号赋值語句　5.7　UNAFFECTED值　5.8　块語句　5.9　并行断言语句　5.10　信号值　第6章　结构建模　6.1　例子　6.2　元件声明　6.3　元件例子　6.4　其他例子　6.5　解出信号值第7章　类属与配置　7.1　类属　7.2　为什么要用配置　7.3　配置说明　7.4　配置声明　……第8章　子程序和重载第9章　程序包和库第10章　高级特性第11章　模型仿真第12章　硬件建模实例附录参考文献索引

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com