

<<硬件开发类职位应聘指南>>

图书基本信息

书名：<<硬件开发类职位应聘指南>>

13位ISBN编号：9787111196983

10位ISBN编号：7111196988

出版时间：2006-9

出版时间：机械工业出版社

作者：姜宇柏

页数：259

字数：332000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<硬件开发类职位应聘指南>>

内容概要

目前，硬件开发是大学毕业生应聘的热点领域之一，几乎每所理工类和综合类院校都开设了相关专业，毕业生的就业单位包括电信运营企业、通信设备制造和销售企业等。

本书全面地介绍了硬件开发的相关知识，目的是为应届毕业生提供专业领域的快速复习指南。

本书用10章的篇幅来对硬件开发的相关知识进行了提纲挈领式的介绍和梳理，主要包括硬件开发综述、电路分析基础、模拟电路基础、数字电路及逻辑设计基础、电路分析基础、模拟电路基础、数字电路与逻辑设计基础、数字通信原理、射频电路设计、嵌入式系统设计、数字信号处理器设计、可编程逻辑器件设计和印制电路板设计，目的是使读者能够快速有效地掌握相关的内容。

本书不但可以作为通信、电路、微电子和硬件设计等专业大学应届毕业生和相关专业的广大从业人员的应聘指南，同时也可以作为高等院校专业低年级同学了解技术发展方向和拓展自身知识面的重要参考书。

<<硬件开发类职位应聘指南>>

书籍目录

丛书序前言第1章 硬件开发综述第2章 电路分析基础 2.1 电路的基本概念 2.2 电路的基本分析方法 2.3 电路网络定理 2.4 动态电路分析 2.5 正弦交流电路分析 2.6 应聘试题分析第3章 模拟电路基础 3.1 PN结与二极管 3.2 晶体管和场效应晶体管 3.3 放大电路基础 3.4 常用放大电路 3.5 集成运算放大器及其应用 3.6 直流稳压电源 3.7 应聘试题分析第4章 数字电路与逻辑设计基础 4.1 逻辑代数基础 4.2 逻辑门电路 4.3 组合逻辑电路 4.4 时序逻辑电路 4.5 脉冲波形的产生和整形 4.6 应聘试题分析第5章 数字通信原理 5.1 基本知识 5.2 数字基带传输系统 5.3 数字调制系统 5.4 数字信号的最佳接收 5.5 差错控制编码 5.6 通信系统的同步原理 5.7 应聘试题分析第6章 射频电路设计第7章 嵌入式系统设计第8章 数字信号处理器设计第9章 可编程逻辑器件设计第10章 印制电路板设计参考文献

<<硬件开发类职位应聘指南>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>