

<<IBM-PC汇编语言程序设计>>

图书基本信息

书名：<<IBM-PC汇编语言程序设计>>

13位ISBN编号：9787111227502

10位ISBN编号：7111227506

出版时间：2008-1

出版时间：机械工业

作者：余朝昆

页数：456

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<IBM-PC汇编语言程序设计>>

内容概要

本书分为两部分，第一部分主要阐述和讨论了80X86汇编语言程序设计的基础知识。如：数据格式及其转换，8086 CPU中寄存器的结构及使用，存储器的分段，指令和操作数的寻址方式，80X86的指令系统，汇编语言程序格式及伪指令，汇编语言程序设计上机实践等。第二部分主要是汇编语言程序设计的基本原理、方法和技巧。内容包括一个完整的源程序的编写过程——顺序、分支、循环和子程序等的基本结构形式以及程序设计，输入、输出和中断程序设计，高级宏汇编语言技术，BIOS及DOS中断。还附有上机实践操作参考题，ASCII码字符表；8086 / 8088指令系统汇总表；常用指令对标志寄存器标志位的影响汇总表；MASM宏汇编语言的保留字；汇编程序出错信息，系统功能调用一览表；DOS及BIOS中断等。

本书适用于高等院校学生学习汇编语言程序设计的教材，也可供使用汇编语言的工程技术人员参考。

<<IBM-PC汇编语言程序设计>>

书籍目录

前言第一部分 汇编语言程序设计的基础知识第1章 数据格式及其转换1.1 进位计数制1.2 各种数制间的相互转换1.2.1 R进制数据转换成十进制数1.2.2 十进制整数转换为二进制整数1.2.3 十进制小数转换为二进制小数1.2.4 二进制整数转换为十进制整数1.2.5 二进制小数转换为十进制小数1.3 数的符号表示1.3.1 机器数与真值1.3.2 数的原码表示1.3.3 数的反码表示1.3.4 数的补码表示1.3.5 十进制数的二进制码1.3.6 字符编码习题第2章 86 CPU中寄存器的结构及使用2.1 8086 CPU的基本结构2.1.1 8086 CPU结构2.1.2 8086寄存器结构及其用途2.2 通用寄存器2.2.1 数据寄存器2.2.2 指针寄存器2.2.3 变址寄存器2.3 段寄存器2.4 控制寄存器2.4.1 指令指针IP2.4.2 程序状态字寄存器PSW习题第3章 存储器的分段3.1 存储单元的地址和内容3.2 存储器地址的分段3.3 逻辑地址与物理地址3.4 堆栈3.5 外部设备习题第4章 数据和指令的寻址方式4.1 概述4.2 操作数类型4.2.1 立即数4.2.2 寄存器操作数4.2.3 存储器操作数4.3 有效地址EA和段超越4.4 与数据有关的寻址方式4.4.1 立即寻址方式4.4.2 寄存器寻址方式4.4.3 直接寻址方式4.4.4 寄存器间接寻址方式4.4.5 寄存器相对寻址方式4.4.6 基址变址寻址方式4.4.7 相对基址变址寻址方式4.5 与转移地址有关的寻址方式4.5.1 段内直接寻址4.5.2 段内间接寻址4.5.3 段间直接寻址4.5.4 段间间接寻址习题第5章 80X86的指令系统5.1 数据传送指令5.1.1 通用数据传送指令5.1.2 XLAT换码指令5.1.3 地址传送指令.....第6章 汇编语言程序格式及伪指令第7章 汇编语言程序设计上机实践第二部分 汇编语言程序设计的基本原理第8章 顺序结构程序设计第9章 分支结构程序设计第10章 循环结构程序设计第11章 子程序结构程序设计第12章 输入、输出和中断程序设计第13章 高级宏汇编语言技术第14章 BIOS和DOS中断附录参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>