

<<汇编语言>>

图书基本信息

书名：<<汇编语言>>

13位ISBN编号：9787111269076

10位ISBN编号：7111269071

出版时间：2009-9

出版时间：机械工业

作者：郑晓薇

页数：250

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## &lt;&lt;汇编语言&gt;&gt;

## 前言

汇编语言是计算机专业的专业基础课程，也是电子、通信及自动控制等相关专业计算机技术课程的内容。

通过汇编语言的学习，可以使学生具有在cPu的寄存器级上进行控制和操作的能力，获得直接对计算机硬件底层编程的经验，从而对计算机系统有更深刻的认识。

这样，在学习操作系统、微机原理、嵌入式技术等课程时，思路会更开阔，基础会更扎实，分析问题会站在更深的层面，许多问题就会迎刃而解。

本书以80X86系列微型计算机为基础，以MASM5.0为汇编上机实验环境，重点介绍Intel8086指令系统。

本书的写作特点：1) 采用实例驱动教学的方法，讲解汇编语言的基本概念和实用程序设计技术。

每章的最后一节都给出一个实例，对本章的学习内容加以归纳，得出一个有特色的论点。

在各章中则以丰富的示例为依托展开教学和学习，示例的选择由浅入深，最后归结到实例上。

在编写思路，将指令系统分散到相关章节，指令的学习融化在示例、实例中，避免所有指令集中在一章介绍所产生的记不住、消化不了的现象。

每个示例、实例以在DEBUG下的运行过程出现，给读者一个直观的印象，便于教师的讲解、学生的自学。

2) 启发式设问引导教学。

汇编语言难学的原因有多种，包括指令系统的繁杂、难记，涉及机器硬件层面，要从机器的角度以二进制和十六进制的思维考虑问题，许多工作必须逐条指令构成和执行，不像高级语言用一条语句就解决问题，等等。

因此作者从启发式教学的角度，在每章的开始部分都提出了一些问题，使读者在学习本章内容之前，先想到一些问题、提出一些问题，然后带着问题学习，就会收到事半功倍的效果。

## &lt;&lt;汇编语言&gt;&gt;

## 内容概要

汇编语言是计算机专业的专业基础课程，也是电子、通信及自动控制等相关专业计算机技术课程的内容。

本书以80X86系列微型计算机为基础，以MASM5.0为汇编上机实验环境，重点介绍Intel8086指令系统。

本书的写作特点为采用实例驱动教学的方法，以丰富的示例和实例在DEBUG下的运行结果为依托展开教学和学习；在编写思路上，将指令系统分散到相关章节，指令的学习与示例、实例结合。

采用启发式设问引导教学，在编写结构上提出一个学习框架，便于读者思考和学习。

本书中实验练习贯穿始终，在各章中布置了实验任务模块，并在第10章专门安排了综合性设计性实验内容，通过多层次的实验训练来加强各章内容的学习理解、融会贯通。

全书结构清晰，内容丰富，例题多样，练习和习题针对性强。

所有程序都经过运行验证，习题和测验附有答案。

与本书配套有多媒体PPT课件、书中的例题程序及习题答案等，可免费赠送使用本书做教材的教师。

本书可以作为计算机专业汇编语言课程的教材(含实验)，或者作为其他专业相关课程的参考书和自学教材。

## &lt;&lt;汇编语言&gt;&gt;

## 书籍目录

前言教学建议第1章 基础知识 1.1 汇编语言基本概念 1.2 计算机中数的表示 1.2.1 进制转换 1.2.2 进制运算 1.2.3 补码运算 1.2.4 编码 1.3 实例一揭开数的面纱 1.3.1 数的正确表示 1.3.2 数的符号问题 习题一 测验一第2章 计算机基本原理 2.1 冯·诺依曼计算机 2.1.1 冯·诺依曼计算机的原理 2.1.2 冯·诺依曼计算机的基本结构 2.2 微型计算机系统 2.2.1 微型计算机系统概念 2.2.2 微处理器 2.3 80X86寄存器 2.3.1 8086寄存器组 2.3.2 80X86寄存器组 2.4 内存储器 2.4.1 物理地址与逻辑地址 2.4.2 存储单元 2.4.3 存储器分段 2.5 实例二进入计算机 2.5.1 调试工具DEBUG 2.5.2 实验任务 习题二 测验二第3章 指令系统与寻址方式 3.1 汇编语言指令 3.1.1 机器指令 3.1.2 汇编指令 3.1.3 指令系统 3.2 指令的寻址方式 3.2.1 寻址方式 3.2.2 立即寻址方式 3.2.3 寄存器寻址方式 3.2.4 存储器寻址方式 3.3 实例三寻找操作数 3.3.1 寻址方式的选择 3.3.2 实验示例 3.3.3 实验任务 习题三 测验三第4章 汇编语言程序设计 4.1 汇编语言程序设计初步 4.1.1 第一个汇编语言程序 4.1.2 从源程序到可执行程序 4.2 伪指令 4.2.1 段定义伪操作 4.2.2 数据定义伪指令 4.2.3 其他伪指令 ..... 第5章 分支程序设计第6章 循环程序设计 第7章 子程序设计第8章 宏汇编技术第9章 中断程序设计第10章 综合性设计性实验附录A 8086指令系统表附录B 汇编出错提示信息附录C 汇编语言各章测验答案参考文献

## 章节摘录

插图：第2章 计算机基本原理2.1 冯·诺依曼计算机2.1.1 冯·诺依曼计算机的原理 计算机的基本工作原理是存储程序和程序控制。

该原理最初是由匈牙利数学家冯·诺依曼（Von Neumann）于1945年提出来的，故称为冯·诺依曼原理。

按照冯·诺依曼原理构造的计算机又称冯·诺依曼计算机，其体系结构称为冯·诺依曼结构。

冯·诺依曼计算机的基本特点：1) 采用存储程序方式，即程序和数据放在同一个存储器中，程序指令和数据都用二进制表示，两者都可以送到CPU执行和运算。

2) 存储器是按地址访问的，每个存储单元的位数是固定的。

存储单元采用线性编址方式，按顺序取出指令。

3) 指令由操作码和地址码构成。

根据指令含义发出控制信号控制计算机的操作。

4) 机器以运算器为中心，输入/输出设备都要经过CPU与存储器间进行数据传送。

程序员将编写好的程序（由二进制机器指令组成的序列）和原始数据预先存入主存储器中，使计算机能够连续、自动、高速地从存储器中取出一条条指令并执行，这就是存储程序概念的基本含义。

目前计算机已发展到了第四代，基本上仍然遵循着冯·诺依曼原理和结构。

但是，为了提高计算机的运行速度，实现高度并行化，当今的计算机系统已对冯·诺依曼结构进行了许多变革，如指令流水线技术，超标量超流水技术，乱序发射乱序执行技术等。

## &lt;&lt;汇编语言&gt;&gt;

## 编辑推荐

《汇编语言》特色：以实例驱动教学。

书中给出了丰富的示例和实例。

以大量的示例为依托展开教学和学习，示例的选择由浅入深，最后归结到实例上。

各章节中的示例具有延续性，使学习具有连贯性，相关的知识不断充实扩大。

启发式设问引导教学。

在每章的开始给出设问，使读者先想到一些问题、提出一些问题，然后带着问题学习。

构造学习框架。

作者在教学方法上提出一个学习框架，每个示例都由设计思路、程序框图，程序代码、运行结果显示和结果分析几大部分组成。

实验训练贯穿始终。

《汇编语言》采用边讲解理论边练习的方式，同时在每章安排了实验任务模块，以通过多层次的实验训练来加强各章内容的学习理解、融会贯通。

书中所有程序都经过运行验证，习题和测验附有答案。

《汇编语言》为教师免费提供教辅，包括多媒体PPT课件，书中的例题程序及习题、测验和答案等，可在华章网站（WWW.hzbook.com）下载。

汇编语言是直接控制计算机工作的最简便的语言。

作者根据多年讲授汇编语言课程的教学经验以及对汇编语言课程的教学改革，以现代教育理论为基础，精心设计了《汇编语言》的结构。

#### 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>