

## <<80 \* 86汇编语言程序设计>>

### 图书基本信息

书名：<<80 \* 86汇编语言程序设计>>

13位ISBN编号：9787111272861

10位ISBN编号：7111272862

出版时间：2009-8

出版时间：机械工业出版社

作者：马力妮 编

页数：388

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## &lt;&lt;80 \* 86汇编语言程序设计&gt;&gt;

## 前言

根据国家教委的要求，当前的计算机领域的教学改革必须紧跟计算机技术的最新发展动态，用最新知识、教材、手段结合学生的实际情况进行教学，用科学性、实践性、先进性、通俗性、力求自学方便、适用于普通高等院校，使学生在尽量短的时间内熟练掌握最基本的汇编语言的功能、用法和编程技巧。

本书编写的主要特点是突出理论性、实践性、先进性、通俗性，力求自学方便，适用于普通高等院校，使学生在尽量短的时间内熟练掌握最基本的汇编语言的功能、用法和编程技巧。

根据8086 / 8088微处理器在80x86及Pentium微处理器的基础地位，在指令系统中仍以8086 / 8088指令为主，以80x86及Pentium指令为辅，但在实例中尽量采用80x86及Pentium指令，使读者在应用中是以80x86及Pentium的指令为主线，因此在实验指导中用汇编程序的2种结构方法和3种上机环境来介绍上机过程，读者可根据需求选择实验环境。

本书力求重点突出、语言简洁、举一反三，为避免汇编指令的集中堆砌，将部分指令在相关程序设计中介绍。

在汇编程序设计方法中强调段定义的框架结构，即完整段定义和简化段定义框架，降低了汇编程序设计的复杂度使读者容易掌握汇编程序设计方法。

在实例中采用CodeView调试工具来说明空间域的概念，使读者能清楚地了解地址结构、内存结构、寄存器结构和程序的执行过程。

在编程举例中分实例分析、流程图、根据流程图编写程序、程序说明4个步骤进行讲解，突出了重点和难点以及汇编程序的编程技巧，使读者能更深入地掌握汇编程序编写的特点，从而使教材便于自学，解决了汇编程序设计课程的教学内容多、学时少、难学的问题。

根据当前汇编程序使用的编译和调试工具的情况，在汇编语言程序设计实验方法中介绍3种编译调试工具：其一是MASM 5.0编译器、DEBUG调试程序，主要用于早期的8086 / 8088、80286系统（16位机）的编译和调试；其二是Microsoft MASM 6.11软件包，用于80386以上（包括16位、32位机）系统的编译和调试，PWB集成编译器和Codel:iew调试器；其三也是用于80386以上（包括16位、32位机）汇编程序的集成开发环境——Rad—ASM+MASM32。

读者可根据需要选择开发环境。

## <<80 \* 86汇编语言程序设计>>

### 内容概要

本书以Intel 8086 / 8088 CPU的指令为主，以实模式下80x86指令为辅，较系统地介绍了汇编语言的基本理论和程序设计方法，主要内容包括：汇编语言程序设计基础知识，80x86的寻址方式和指令系统，汇编语言的程序框架及常用的伪指令和操作符，汇编语言程序设计的基本技术，高级汇编技术，利用汇编语言完成的I / O程序设计技术，汇编语言与c语言的混合编程以及汇编语言程序设计实验方法。各章内容重点突出、结构清晰、简洁易懂，并附有一定数量的以考题形式为主的习题。

本书是高等院校计算机及相关专业本科教学用书，也可作为自学考试、学历文凭考试的参考教材。

## &lt;&lt;80 \* 86汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 基础知识 1.1 汇编语言 1.1.1 机器语言与汇编语言 1.1.2 高级语言 1.1.3 汇编语言的特点 1.1.4 汇编语言与高级语言的比较 1.2 进位记数制及转换方法 1.2.1 常用的进位记数制 1.2.2 数制转换 1.3 计算机中的数据组织 1.3.1 数据组织方式 1.3.2 数的表示方法 1.3.3 字符的表示方法 1.4 二进制数的算术运算和逻辑运算 1.4.1 算术运算 1.4.2 逻辑运算 1.5 习题第2章 80x86计算机组织结构 2.1 80x86计算机的基本结构 2.1.1 中央处理器 2.1.2 总线结构 2.1.3 存储器 2.1.4 外围设备 2.2 80x86 cPu的寄存器 2.2.1 通用寄存器 2.2.2 控制寄存器 2.2.3 段寄存器 2.3 内存组织结构 2.3.1 内存的地址与字节、字的存放 2.3.2 堆栈 2.4 80x86 CPU的工作模式 2.4.1 实模式 2.4.2 保护模式 2.5 存储器管理机制 2.5.1 分段管理机制 2.5.2 分页管理机制 2.6 习题第3章 80x86指令系统和寻址方式 3.1 指令格式 3.1.1 指令的书写格式 3.1.2 提供操作数的方式 3.2 寻址方式 3.2.1 与数据有关的寻址方式 3.2.2 32位CPU的寻址方式 3.2.3 与转移地址有关的寻址方式 3.3 指令系统 3.3.1 数据传送指令 3.3.2 算术运算指令 3.4 习题第4章 汇编语言程序结构 4.1 汇编语言程序的基本结构 4.1.1 汇编语言程序的基本框架 4.1.2 汇编语言程序的指令格式 4.2 汇编语言的数据 4.2.1 常量 4.2.2 变量 4.2.3 标号 4.2.4 变量定义时用到的操作符和表达式 4.3 运算符与表达式 4.3.1 算术运算符 4.3.2 逻辑运算符 4.3.3 关系运算符 4.3.4 数值回送操作符 4.3.5 属性操作符 4.3.6 移位运算符 4.3.7 运算符的优先级 4.4 伪指令 4.4.1 完整段定义伪指令 4.4.2 处理器选择伪指令 4.4.3 简化段定义伪指令 4.4.4 定位伪指令 4.4.5 赋值伪指令 4.4.6 LABEL伪指令 4.4.7 对准伪指令 4.4.8 标题伪指令 4.5 习题第5章 顺序、分支和循环程序设计第6章 子程序设计第7章 高级汇编技术第8章 输入 / 输出与中断第9章 磁盘文件存取方法第10章 C / C++与汇编语言的混合编程方法第11章 汇编语言程序设计实验方法附录

## 章节摘录

第2章 80x86计算机组织结构 2.1 80x86计算机的基本结构 微型计算机的硬件系统主要由中央处理器（Central Processing Unit, CPU）、存储器（Memory）、输入/输出（Input/Output）设备3部分组成，它们由系统总线（System Bus）连接在一起，如图2—1所示。

2.1.1 中央处理器 中央处理器又称为微处理器（Microprocessor），内部由运算器、控制器和寄存器3部分组成。

CPU的主要功能是执行存放在内存储器（简称内存）中的指令，当CPU执行一条指令时，首先从内存储器中取出指令，分析指令的操作码，如果指令中要求从内存中读取操作数，经过译码分析后就会产生相应的从内存中读取操作数的控制命令，控制微机执行指令所要求的操作。

运算器也称为算术逻辑部件，用来执行指令所要求的算术运算、逻辑运算和数据传送等操作。

控制器是控制执行步骤，从内存中取出指令，分析指令的操作码，完成操作数的存取，发出相应的控制命令等。

2.1.2 总线结构 总线是连接计算机各部件的一组信号线，是信息传送的通道，是由总线控制逻辑来协调工作的。

总线负责传送地址、数据和控制信息，包括数据总线（Data Bus, DB）、地址总线（Address Bus, AB）、控制总线（Control Bus, CB），3条总线的主要任务是负责CPU与内存、外存、外围设备交换信息。

<<80 \* 86汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>