

<<32位汇编语言程序设计>>

图书基本信息

书名：<<32位汇编语言程序设计>>

13位ISBN编号：9787111347507

10位ISBN编号：7111347501

出版时间：2011-8

出版时间：机械工业出版社

作者：钱晓捷

页数：263

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<32位汇编语言程序设计>>

内容概要

《高等院校精品课程系列教材：32位汇编语言程序设计》以32位Intel 80x86处理器和个人计算机为硬件平台，基于32位Windows操作系统软件平台，借助微软MASM汇编程序讲解汇编语言程序设计。

《高等院校精品课程系列教材：32位汇编语言程序设计》内容包括基本的汇编语言基础、常用处理器指令和汇编语言伪指令以及顺序、分支、循环、子程序结构，还包括扩展的Windows和DOS编程、与C++语言的混合编程、输入输出指令及编程，并涉及浮点、多媒体及64位指令等方面。

《高等院校精品课程系列教材：32位汇编语言程序设计》可以作为普通高校“汇编语言程序设计”等课程的教材或参考书，适合计算机、电子、通信和自控等电类专业的本科学生以及软件学院、计算机等电类专业的高职学生、成教学生阅读，同时也适合作为计算机应用开发人员和希望深入学习汇编语言的读者的极佳参考书。

<<32位汇编语言程序设计>>

书籍目录

前言教学建议第1章 汇编语言基础1.1 Intel 80x86系列处理器1.1.1 16位80x86处理器1.1.2 IA - 32处理器1.1.3 Intel 64处理器1.2 个人计算机系统1.2.1 硬件组成1.2.2 寄存器1.2.3 存储器组织1.2.4 程序设计语言1.2.5 软件系统1.3 汇编语言程序格式1.3.1 指令代码格式1.3.2 语句格式1.3.3 源程序框架1.3.4 开发过程第1章习题第2章 数据表示和寻址2.1 数据表示2.1.1 数制2.1.2 数值的编码2.1.3 字符的编码2.2 常量表达2.3 变量应用2.3.1 变量定义2.3.2 变量属性2.4 数据寻址方式2.4.1 立即数寻址方式2.4.2 寄存器寻址方式2.4.3 存储器寻址方式2.4.4 各种数据寻址方式的组合第2章习题第3章 通用数据处理指令3.1 数据传送类指令3.1.1 通用数据传送指令3.1.2 堆栈操作指令3.1.3 其他传送指令3.2 算术运算类指令3.2.1 状态标志3.2.2 加法指令3.2.3 减法指令3.2.4 乘法和除法指令3.2.5 其他运算指令3.3 位操作类指令3.3.1 逻辑运算指令3.3.2 移位指令第3章习题第4章 程序结构4.1 顺序程序结构4.2 分支程序结构4.2.1 无条件转移指令4.2.2 条件转移指令4.2.3 单分支程序结构4.2.4 双分支程序结构4.2.5 多分支程序结构4.3 循环程序结构4.3.1 循环指令4.3.2 计数控制循环4.3.3 条件控制循环4.3.4 多重循环第4章习题第5章 模块化程序设计5.1 子程序结构5.1.1 子程序指令5.1.2 子程序设计5.2 参数传递5.2.1 寄存器传递参数5.2.2 共享变量传递参数5.2.3 堆栈传递参数5.3 多模块程序结构5.3.1 源文件包含5.3.2 模块连接5.3.3 子程序库5.4 宏结构5.4.1 宏汇编5.4.2 重复汇编5.4.3 条件汇编第5章习题第6章 Windows编程6.1 操作系统函数调用6.1.1 动态连接库6.1.2 MASM的过程声明和调用6.1.3 程序退出函数6.2 控制台应用程序6.2.1 控制台输出6.2.2 控制台输入6.2.3 单字符输入6.3 图形窗口应用程序6.3.1 消息窗口6.3.2 结构变量6.3.3 MASM的高级语言特性6.3.4 简单窗口程序第6章习题第7章 与Visual C++混合编程7.1 嵌入汇编7.2 模块连接7.2.1 约定规则7.2.2 堆栈帧7.3 调用高级语言函数7.3.1 嵌入汇编中调用高级语言函数7.3.2 汇编语言中调用C库函数7.4 使用Visual C++开发环境7.4.1 汇编语言程序的开发过程7.4.2 汇编语言程序的调试过程第7章习题第8章 DOS环境程序设计8.1 DOS编程8.1.1 实地址存储模型8.1.2 DOS应用程序框架8.1.3 DOS功能调用8.2 串操作类指令8.2.1 串传送指令8.2.2 串检测指令8.3 输入输出程序设计8.3.1 输入输出指令8.3.2 定时器初始化编程8.3.3 扬声器控制编程8.4 扣断控制编程8.4.1 中断控制系统8.4.2 内部中断服务程序8.4.3 驻留中断服务程序第8章习题第9章 浮点、多媒体及64位指令9.1 浮点指令9.1.1 实数编码9.1.2 浮点寄存器9.1.3 浮点指令及其编程9.2 多媒体指令9.2.1 MMX技术9.2.2 SSE技术9.2.3 SSE2技术9.2.4 SSE3技术9.3 64位指令9.3.1 64位方式的运行环境9.3.2 64位方式的指令第9章习题附录A 调试程序WinDbg附录B 输入输出子程序库附录C 32位通用指令列表附录D MASM伪指令和操作符列表附录E 列表文件符号说明附录F 常见汇编错误信息参考文献

<<32位汇编语言程序设计>>

编辑推荐

《高等院校精品课程系列教材：32位汇编语言程序设计》结合作者近年来的32位汇编语言教学实践，以32位Intel 80x86处理器和个人计算机为硬件平台，基于32位Windows操作系统软件平台，借助微软MASM汇编程序讲解汇编语言程序设计，包括基本的汇编语言基础、常用处理器指令和汇编语言伪指令以及顺序、分支、循环、子程序结构，还包括扩展的Windows和DOS编程、与C++语言的混合编程、输入输出指令及编程，并涉及浮点、多媒体及64位指令等先进技术。

《高等院校精品课程系列教材：32位汇编语言程序设计》特色：简单易用的开发环境。

《高等院校精品课程系列教材：32位汇编语言程序设计》构建了一个简单易用的开发环境，无需安装和配置，直接复制就可使用，方便初学者快速上手。

重点明确的教学内容。

《高等院校精品课程系列教材：32位汇编语言程序设计》不是详尽展开所有处理器指令、全部汇编伪指令，而是选择处理器通用的基本指令和反映汇编语言特色的常用伪指令；没有引出复杂的程序格式，而是侧重编程思想和技术。

突出实践的教学过程。

《高等院校精品课程系列教材：32位汇编语言程序设计》以约70个示例程序和约60个习题程序贯穿教学内容。

循序渐进的教学原则。

为了便于学生理解和掌握，且便于教师实施教学，《高等院校精品课程系列教材：32位汇编语言程序设计》在编写过程中尽量做到描述详尽、图表准确，对重点和难点使用浅显生动的语言，深入浅出地进行详尽讲解。

内容丰富的教学网站。

为了更好地服务于广大师生和读者，作者开辟了“大学微机技术系列课程教学辅助网站”，提供电子课件、教学大纲、教材勘误、疑难解答、输入输出子程序库、示例源程序文件等辅助资源。

<<32位汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>