

<<计算机组成与嵌入式系统>>

图书基本信息

书名：<<计算机组成与嵌入式系统>>

13位ISBN编号：9787111377214

10位ISBN编号：7111377214

出版时间：2013-1-1

出版时间：机械工业出版社

作者：（加）Carl Hamacher,Zvonko Vranesic,Safwat Zaky,Naraig Manjikian

页数：710

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<计算机组成与嵌入式系统>>

### 内容概要

Carl Hamacher, Zvonko Vranesic, Safwat

Zaky, Naraig Manjikian所著的《计算机组成与嵌入式系统(英文版第6版)》是一本经典的计算机组成教材，自1978年问世以来，已被多所世界知名大学选为教材。

本书知识结构合

理，知识点全面完整，基本概念广泛而新颖。

《计算机组成与嵌入式系统(

英文版第6版)》中不仅介绍了硬件设计的原理，说明了硬件设计如何受软件

需求影响，而且以流行的商用处理器作为范例，描述了各种基本知识和基本概念的应用方法和应用过程，具有很强的实用性。

此外，本书还涵盖了当今

许多先进的技术和设计思想。

## <<计算机组成与嵌入式系统>>

### 作者简介

Zvonko Vranesic

多伦多大学电气与计算机工程系教授，同时参与Altera公司多伦多技术中心的研究和开发工作。

他代表加拿大参加过多次国际象棋比赛。

拥有国际象棋大师的头衔。

目前他的研究兴趣包括：计算机体系结构、现场可编程超大规模集成电路技术和多值逻辑系统。

Carl

Hamacher加拿大女皇大学电子工程与计算机系荣誉退休教授，曾担任女皇大学应用科学系主任。

多伦多大学电子工程及计算机科学系教授、计算机系统研究所所长、工程科学部主席。

他的研究兴趣是多处理器和多计算机，侧重于网络互连。

Safwat

Zaky加拿大多伦多大学电气与计算机工程系荣誉退休教授。

曾担任该系系主任。

他的研究兴趣是计算机体系结构、数字电路设计和电磁兼容性。

Naraig

Manjikian加拿大女皇大学电子工程与计算机系副教授。

他的研究兴趣是计算机体系结构、多处理器系统、现场可编程超大规模集成电路技术和并行处理技术应用。

# <<计算机组成与嵌入式系统>>

## 书籍目录

### Chapter 1 BASIC STRUCTURE OF COMPUTERS

1.1 Computer Types

1.2 Functional Units

1.2.1 Input Unit

1.2.2 Memory Unit

1.2.3 Arithmetic and Logic Unit

1.2.4 Output Unit

1.2.5 Control Unit

1.3 Basic Operational Concepts

1.4 Number Representation and Arithmetic

Operatio

1.4.1 Intege

1.4.2 Floating-Point Numbe

1.5 Character Representation

1.6 Performance

1.6.1 Technology

1.6.2 Parallelism

1.7 Historical Pepective

1.7.1 The Fit Generation

1.7.2 The Second Generation

1.7.3 The Third Generation

1.7.4 The Fourth Generation

1.8 Concluding Remarks

1.9 Solved Problems

Problems

References

### Chapter 2 INSTRUCTION SET ARCHITECTURE

### Chapter 3 BASIC INPUT/OUTPUT

### Chapter 4 SOFTWARE

### Chapter 5 BASIC PROCESSING UNIT

### Chapter 6 PIPELINING

### Chapter 7 INPUT/OUTPUT ORGANIZATION

### Chapter 8 THE MEMORY SYSTEM

### Chapter 9 ARITHMETIC

### Chapter 10 EMBEDDED SYSTEMS

### Chapter 11 SYSTEM-ON-A-CHIP-A CASE STUDY

### Chapter 12 PARALLEL PROCESSING AND PERFORMANCE

### Appendix A LOGIC CIRCUITS

### Appendix B THE ALTERA NIOS II PROCESSOR

### Appendix C THE COLDFIRE PROCESSOR

### Appendix D THE ARM PROCESSOR

### Appendix E THE INTEL IA-32 ARCHITECTURE

## <<计算机组成与嵌入式系统>>

### 编辑推荐

Carl Hamacher,Zvonko Vranesic,Safwat Zaky,Naraig Manjikian所著的《计算机组成与嵌入式系统(英文版第6版)》系统地介绍了现代计算机硬件系统的各个组成部分,包括处理器、输入/输出、存储器和互连标准等。

以Nios II、ARM、ColdFire和Intel IA-32等商用处理器为例来阐释基本概念,侧重于讨论RISC设计风格的处理器(如MIPS),同时也介绍了CISC设计风格的处理器(如应用比较广泛的商用处理器Intel IA-32)。

<<计算机组成与嵌入式系统>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>