

<<汇编语言与接口技术 第2版>>

图书基本信息

书名：<<汇编语言与接口技术 第2版>>

13位ISBN编号：9787111404613

10位ISBN编号：7111404610

出版时间：2013-1

出版时间：叶继华 机械工业出版社 (2013-01出版)

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言与接口技术 第2版>>

书籍目录

出版说明前言第1章 基础知识 1.1 微型计算机概述 1.1.1 微型计算机的特点 1.1.2 微型计算机系统的层次 1.2 计算机语言 1.2.1 机器语言 1.2.2 汇编语言 1.2.3 高级语言 1.2.4 汇编语言示例和特点 1.3 数据表示 1.3.1 数值数据 1.3.2 字符数据 1.4 习题第2章 8086微处理器 2.1 Intel 8086微处理器 2.1.1 Intel 8086 CPU的内部结构 2.1.2 Intel 8086内部寄存器 2.2 存储器物理地址的形成 2.2.1 存储器结构 2.2.2 物理地址的形成 2.2.3 存储器单元的地址和内容 2.3 习题第3章 8086指令系统 3.1 8086的寻址方式 3.1.1 数据的寻址方式 3.1.2 程序转移地址的寻址方式 3.1.3 对端口的寻址方式 3.2 8086的指令系统 3.2.1 数据传送类指令 3.2.2 算术运算类指令 3.2.3 位操作类指令 3.2.4 串操作类指令 3.2.5 控制转移类指令 3.2.6 处理机控制类指令 3.3 习题第4章 MASM汇编语言知识 4.1 MASM汇编语言格式 4.1.1 指令语句格式 4.1.2 伪指令语句格式 4.2 汇编语句表达式 4.2.1 常量、变量和表达式 4.2.2 标号 4.2.3 表达式中的运算符 4.3 伪指令 4.3.1 数据定义伪指令 4.3.2 符号定义伪指令 4.3.3 段定义相关伪指令 4.3.4 子程序(过程)定义伪指令 4.3.5 其他伪指令 4.3.6 程序正常结束方式 4.3.7 MASM汇编语言源程序结构 4.4 MASM汇编语言程序的上机过程 4.4.1 MASM汇编程序的有关概念 4.4.2 MASM汇编语言程序的上机过程 4.5 DOS功能调用和BIOS功能调用 4.5.1 常用的DOS功能调用 4.5.2 DOS功能调用 4.5.3 BIOS功能调用 4.6 习题第5章 汇编语言程序设计 5.1 程序设计概述 5.1.1 汇编语言程序设计的一般步骤 5.1.2 流程图 5.2 顺序程序设计 5.3 分支程序设计 5.3.1 用条件转移指令实现程序分支 5.3.2 用跳转表实现多路分支 5.4 循环程序设计 5.4.1 循环程序的结构 5.4.2 循环控制的方法 5.4.3 单重循环程序设计 5.4.4 多重循环程序设计 5.5 子程序设计 5.5.1 子程序的概念 5.5.2 子程序的定义 5.5.3 子程序的设计方法 5.5.4 子程序应用举例 5.5.5 子程序的嵌套与递归调用 5.6 模块化程序设计 5.7 习题第6章 高级汇编语言程序设计 6.1 高级汇编技术 6.1.1 结构和联合 6.1.2 记录 6.1.3 宏 6.1.4 重复汇编 6.1.5 条件汇编 6.2 MASM汇编语言与高级语言的连接 6.2.1 PASCAL语言程序与汇编语言程序的连接 6.2.2 C语言程序与汇编语言程序的连接 6.3 80x86的寻址方式和扩充的指令 6.3.1 80x86数据的寻址方式 6.3.2 80x86程序转移地址的寻址方式 6.3.3 80x86扩充的指令 6.3.4 80x86扩充的伪指令 6.3.5 保护方式专用指令 6.4 80x86汇编语言编程 6.4.1 实地址方式汇编语言程序设计 6.4.2 保护方式的进入和退出 6.4.3 保护方式汇编语言程序设计 6.5 习题第7章 嵌入式系统概述 7.1 嵌入式系统的概念 7.1.1 嵌入式系统的定义 7.1.2 嵌入式系统的特点 7.1.3 嵌入式系统的组成 7.2 ARM体系结构简介 7.2.1 ARM处理器系列 7.2.2 ARM处理器的工作基础 7.3 ARM开发环境 7.3.1 ARM的开发流程 7.3.2 开发环境 7.3.3 简单实例 7.4 习题第8章 ARM汇编语言程序设计 8.1 ARM处理器的寻址方式 8.2 ARM处理器汇编语言指令 8.2.1 ARM指令概述 8.2.2 Thumb指令概述 8.3 ARM汇编语言伪指令 8.3.1 符号定义伪指令 8.3.2 数据定义伪指令 8.3.3 汇编控制伪指令 8.3.4 其他常用的伪指令 8.4 ARM汇编语言语句格式 8.4.1 ARM汇编语言中的符号 8.4.2 ARM汇编语句中的表达式 8.5 ARM汇编语言程序设计 8.5.1 汇编语言的程序格式 8.5.2 ARM指令的汇编程序设计 8.6 习题第9章 微型机接口 9.1 微型机接口的基本知识 9.2 I/O设备数据传送方式 9.2.1 微型机I/O端口的布局 9.2.2 I/O端口地址的译码 9.2.3 CPU与外设之间的信息传送方式 9.3 中断系统 9.3.1 中断系统概述 9.3.2 8086/8088的中断系统 9.3.3 可编程中断控制器8259A 9.4 DMA 9.4.1 DMA传送方式 9.4.2 DMA控制器8237A 9.5 习题第10章 可编程接口芯片 10.1 8255并行接口 10.1.1 并行接口的概念 10.1.2 Intel 8255A可编程并行接口 10.1.3 Intel 8255A的控制字 10.1.4 Intel 8255A的工作方式 10.1.5 Intel 8255A编程 10.2 8251串行接口 10.2.1 串行接口的概念 10.2.2 Intel 8251A可编程串行接口 10.2.3 Intel 8251A编程 10.3 可编程定时/计数器芯片 10.3.1 定时/计数器的概念 10.3.2 Intel 8253可编程定时/计数器 10.3.3 Intel 8253控制字和工作方式 10.3.4 Intel 8253编程 10.4 习题第11章 嵌入式系统接口电路 11.1 PXA27X处理器 11.1.1 PXA270处理器组成 11.1.2 XScale内核 11.2 PXA270处理器接口电路 11.2.1 GPIO 11.2.2 存储器接口 11.2.3 UART 11.2.4 中断控制器 11.2.5 LCD控制器 11.2.6 以太网接口 11.2.7 JTAG接口 11.2.8 其他接口 11.3 习题附录 附录A DEBUG的使用 附录B 汇编程序出错信息参考文献

<<汇编语言与接口技术 第2版>>

编辑推荐

汇编语言课程集硬件、软件两方面为一体，随着硬件和软件技术的发展，以及计算机应用领域广度和深度的拓展，相关的理论与技术都处于更新、被替换状况，现在已经有了集成的编程调试环境等，而目前教程仍以传统的内容为重点，因此必须重视汇编语言内容的更新，叶继华主编的《汇编语言与接口技术(第2版)》结合MASM 5.1、MASM 6.11和ADS三种形式对汇编语言的编程进行了介绍。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>