

<<脉冲与数字电路>>

图书基本信息

书名：<<脉冲与数字电路>>

13位ISBN编号：9787113012502

10位ISBN编号：7113012507

出版时间：1992-01

出版时间：中国铁道出版社

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<脉冲与数字电路>>

内容概要

内容简介

本书以数字电路为主，简要地介绍了集成脉冲电路，并尽可能地以中规模集成器件为例讲明原理及其应用。

主要内容有逻辑代数，门电路，触发器，组合电路的分析与设计，时序电路的分析与设计，数字 - 模拟和模拟 - 数字转换电路，大规模集成电路以及集成脉冲电路，中规模器件有译码器、加法器、奇偶检验电路，多路选择器、计数器、移位寄存器、555定时器等。

各章配有习题，以便读者学习。

本书可作为高等学校通信及控制类专业教材，也可作为电子技术领域中工程技术人员的参考书。

<<脉冲与数字电路>>

书籍目录

目录

第一章 数制与码制

第一节 数制

第二节 数制之间的转换

第三节 二进制数的原码、反码和补码

第四节 码制

本章小结

习题

第二章 逻辑门电路

第一节 基本逻辑门电路

第二节 正逻辑、负逻辑及混合逻辑

第三节 TTL集成逻辑门

第四节 TTL“与非”门的改进型电路

第五节 TTL其它类型门电路

第六节 ECL集成逻辑门

第七节 I²L集成逻辑门

第八节 MOS集成逻辑门

本章小结

习题

第三章 逻辑电路分析基础

第一节 逻辑代数

第二节 逻辑函数的标准形式

第三节 卡诺图及其应用

本章小结

习题

第四章 组合逻辑网络

第一节 组合网络分析

第二节 组合网络设计

第三节 加法器

第四节 比较器

第五节 码组检验

第六节 译码器和编码器

第七节 数据选择器

第八节 组合电路的竞争与冒险

本章小结

习题

第五章 集成双稳态触发器

第一节 R - S触发器

第二节 主从触发器

第三节 边沿型触发器

本章小结

习题

第六章 时序电路

第一节 时序电路概述

第二节 同步时序电路的分析

<<脉冲与数字电路>>

- 第三节 同步时序电路的设计
- 第四节 状态转换表的简化
- 第五节 同步时序电路设计举例
- 第六节 不完全给定状态转换表的简化
- 第七节 不完全给定状态同步时序电路设计举例
- 第八节 脉冲异步时序电路
- 本章小结
- 习题
- 第七章 常用时序逻辑部件
 - 第一节 中规模同步集成计数器
 - 第二节 中规模异步计数器
 - 第三节 中规模寄存器与移位寄存器及其应用
 - 第四节 中规模集成时序电路的应用举例
 - 第五节 序列信号发生器
- 本章小结
- 习题
- 第八章 脉冲的产生与整形
 - 第一节 脉冲信号与参数
 - 第二节 集成定时器
 - 第三节 单稳态触发器
 - 第四节 自激多谐振荡器
 - 第五节 施密特触发器
 - 第六节 锯齿波发生器
- 本章小结
- 习题
- 第九章 数字 - 模拟和模拟 - 数字转换电路
 - 第一节 数字 - 模拟转换器 (DAC)
 - 第二节 集成DAC电路
 - 第三节 模拟 - 数字转换器 (ADC)
 - 第四节 集成ADC电路
- 本章小结
- 习题
- 第十章 大规模集成电路
 - 第一节 MOS移位寄存器
 - 第二节 随机存取存储器 (RAM)
 - 第三节 只读存储器 (ROM)
 - 第四节 可编程逻辑器件
- 本章小结
- 习题
- 主要参考资料

<<脉冲与数字电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>