第一图书网, tushu007.com

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787113148850

10位ISBN编号：7113148859

出版时间：毛红旗、刘敏、 杨洪亮 中国铁道出版社 (2012-07出版)

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

微机原理与接口技术(第2版)，ISBN：9787113148850，作者：

书籍目录

第1章 微机系统概述 1.1 微机发展概况 1.2 计算机中信息的表示方法 1.2.1 数制及其转换 1.2.2 计算机中二进制信息编码 1.2.3 计算机中数的表示 1.3 微机的基本结构 1.3.1 微型计算机系统 1.3.2 微型计算机的硬件系统 1.3.3 微型计算机的软件系统 *1.4 微机的主要性能指标和应用 1.4.1 微机的主要性能指标 1.4.2 微机的应用 小结 习题第2章 80x86微处理器 2.1 8086 CPU的内部结构 2.1.1 8086 CPU的功能结构 2.1.2 8086 CPU的寄存器配置 2.2 8086微处理器的引脚信号和工作模式 2.2.1 8086的引脚信号及功能 2.2.2 8086的支持芯片 2.2.3 8086的工作模式及引脚特性 2.3 8086微处理器的存储器组织 2.4 8086微处理器的总线操作和时序 2.4.1 8086的复位和启动操作 2.4.2 8086最小模式下的总线操作 *2.4.3 8086最大模式下的总线操作 2.4.4 8086的等待状态时序 2.4.5 8086的中断响应周期 2.4.6 8086的总线空闲周期Ti *2.5 Pentium微处理器 2.5.1 Pentium微处理器的功能结构 2.5.2 Pentium的寄存器组织 2.5.3 Pentium的工作模式 2.5.4 Pentium存储器系统 小结 习题第3章 指令系统 3.1 寻址方式 3.1.1 立即数寻址 3.1.2 寄存器寻址方式 3.1.3 直接寻址方式 3.1.4 寄存器间接寻址方式 3.1.5 寄存器相对寻址方式 3.1.6 基址变址寻址方式 3.1.7 相对基址变址寻址方式 3.2 8086指令系统 3.2.1 数据传送指令 3.2.2 算术运算指令 3.2.3 逻辑运算和移位指令 3.2.4 串操作类指令 3.2.5 控制转移指令 3.2.6 处理机控制指令 *3.3 80x86与Pentium扩充和增加的指令 3.3.1 80286扩充和增加的指令 3.3.2 80386扩充和增加的指令 3.3.3 80486新增加的指令 3.3.4 Pentium新增加的指令 小结 习题第4章 汇编语言程序设计 4.1 汇编语言程序设计概述 4.1.1 汇编语言源程序的结构 4.1.2 汇编语言语句类型及格式 4.1.3 汇编语言的数据与表达式 4.2 伪指令 4.2.1 符号定义伪指令 4.2.2 数据定义伪指令 4.2.3 段定义伪指令 4.2.4 段寻址伪指令 4.2.5 过程定义伪指令 4.2.6 模块定义与连接伪指令 4.2.7 其他伪指令 4.3 汇编语言程序设计基本方法 4.3.1 程序设计概述 4.3.2 顺序结构程序设计 4.3.3 分支结构程序设计 4.3.4 循环结构程序设计 4.3.5 子程序设计 4.4 中断调用 4.4.1 DOS系统功能调用 4.4.2 BIOS中断调用 小结 习题第5章 总线技术 5.1 总线概述 5.1.1 总线的分类 5.1.2 总线的组成 5.1.3 总线的性能参数 5.1.4 总线标准 5.1.5 采用总线结构的优点 5.2 系统总线 5.2.1 ISA总线 *5.2.2 EISA总线 5.3 局部总线 5.3.1 PCI总线 5.3.2 AGP总线 5.4 设备总线 *5.4.1 IEEE-488总线 5.4.2 RS-232C总线 5.4.3 USB总线 小结 习题第6章 存储器系统 6.1 存储器概述 6.1.1 存储器体系结构 6.1.2 半导体存储器的分类 6.1.3 半导体存储器的主要性能指标 6.2 读，写存储器与只读存储器 6.3 半导体存储器接口技术 6.3.1 存储器地址译码 6.3.2 存储器与CPU的连接 小结 习题第7章 输入／输出接口技术 7.1 接口的基本概念 7.1.1 接口电路 7.1.2 用接口的原因 7.1.3 接口的功能 7.1.4 CPU与外设之间的信号 7.1.5 接口的基本组成 7.2 I／O端口编址方式 7.3 CPU与I／O设备之间的数据传送方式 7.3.1 程序传送方式 7.3.2 中断传送方式 7.3.3 DMA传送方式 小结 习题第8章 中断系统 8.1 中断的基本概念 8.2 PC系列机的中断结构 8.2.1 8086系统的中断类型 8.2.2 中断向量和中断向量表 8.3 可编程中断控制器8259A 8.3.1 8259A的引脚信号和内部结构 8.3.2 8259A的工作方式 8.3.3 8259A的初始化命令字 8.3.4 8259A的操作命令字 8.3.5 8259A的初始化流程 8.3.6 8259A在微机系统中的应用 小结 习题第9章 DMA控制接口 9.1 DMA控制器概述 9.1.1 DMA传送特点 9.1.2 DMA传送机制 9.2 可编程DMA控制器8237A 9.2.1 8237A的引脚信号和内部结构 9.2.2 8237A的寄存器格式及其编程命令 *9.2.3 8237A的DMA周期 9.2.4 8237A的使用和编程 小结 习题第10章 并行通信接口 10.1 并行通信与并行接口 10.2 简单并行接口芯片 10.3 可编程并行接口芯片8255A 10.3.1 8255A的外部特性和内部结构 10.3.2 8255A的编程命令 10.3.3 8255A的工作方式 10.3.4 8255A的应用举例 小结 习题第11章 串行通信接口 11.1 串行通信的基本概念 11.1.1 串行通信的特点 11.1.2 串行通信的数据传送方式 11.1.3 串行通信的信号传输方式 11.1.4 串行通信的接口标准 11.1.5 传送速率与发送／接收时钟 11.1.6 信息的检错与纠错 11.1.7 异步通信和同步通信 11.1.8 串行接口的功能 11.2 可编程串行接口芯片8251A 11.2.1 8251A的基本性能 11.2.2 825lA外部引脚与信号功能 11.2.3 8251A的内部结构 11.2.4 8251A的编程 11.3.5 8251A的初始化 11.3.6 825lA应用举例 小结 习题第12章 定时／计数器 12.1 定时／计数概述 12.2 定时／计数器8253 12.2.1 定时／计数器8253的外部特性 12.2.2 8253的内部逻辑结构与功能 12.2.3 8253的编程命令与读／写操作 12.2.4 8253的工作方式及其特点 12.2.5 8253应用举例 小结 习题 附录A 汇编语言的开发方法附录B Proteus仿真平台简明应用附录C 8086／8088指令系统附录D 常

用DOS功能调用(INT 21H)附录E 常用ROM-BIOS功能调用附录F ASCII码字符表参考文献

编辑推荐

毛红旗、刘敏、杨洪亮主编的《微机原理与接口技术(第2版)》是在第一版的基础上修订而成。
随着教学改革的发展。
要求开设课程的内容少而精，因此本次修订的指导思想是：在保持全书知识体系结构不变的前提下，精选课程内容，突出应用性，降低了部分内容的学习难度。
《微机原理与接口技术(第2版)》在总结微机基本原理和技术特点的基础上，按照“原理与应用相结合、硬件与软件相结合”的原则，介绍了微机接口技术的基本要点。
以Intel系列微处理器为背景，以16位微处理器8086为核心，分别阐述了8086微处理器、指令系统、汇编语言程序设计、总线技术、存储器系统、中断管理、DMA管理、微机系统常用的通用可编程接口的应用实例分析等内容。

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com