

## <<80x86汇编语言程序设计>>

### 图书基本信息

书名：<<80x86汇编语言程序设计>>

13位ISBN编号：9787115093776

10位ISBN编号：7115093776

出版时间：2002-2

出版时间：人民邮电出版社

作者：王成耀

页数：307

字数：484000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<80x86汇编语言程序设计>>

### 内容概要

本书以当前“汇编语言程序设计”课程的教学为目标，以Intel 80x86 CPU指令系统与Microsoft宏汇编MASM 6.1X为背景，系统介绍了汇编语言程序设计的基本理论和方法。

内容主要包括：汇编语言程序设计的基础知识、实模式下的80x86指令、常用伪指令、源程序格式、程序设计的基本技术、多模块程序设计、输入输出和中断程序设计等。

此外，简要介绍了32位保护模式以及Win32汇编语言程序设计的基本方法。

本书是高等院校计算机及相关专业本科生的教材，也可作为计算机工作者学习汇编语言的自学参考书。

## &lt;&lt;80x86汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 基础知识	11.1 认识汇编语言	11.1.1 机器语言	11.1.2 汇编语言	21.1.3 高级语言
	31.1.4 对汇编语言的评价	31.2 数据表示	41.2.1 数据组织	51.2.2 无符号数与带符号数
	61.2.3 字符的ASCII码表示	91.2.4 BCD码	91.2.5 注解	101.3 基本位操作
	101.3.1 逻辑操作	101.3.2 移位与循环移位	111.4 小结	12习题
第2章 80x86计算机系统组织	142.1 80x86计算机的基本结构	142.1.1 CPU	142.1.2 系统总线	152.1.3 内存
	162.1.4 I/O子系统	192.2 80x86 CPU的寄存器组	192.3 80x86 CPU的工作模式	222.3.1 实模式
	222.3.2 保护模式	232.3.3 虚拟8086模式	242.4 标志位	242.4.1 状态标志
	242.4.2 深入认识CF和OF	252.4.3 控制标志	272.5 小结	27习题
第3章 80x86指令系统	303.1 指令格式	303.1.1 指令的书写格式	303.1.2 操作数的形式	313.2 寻址方式
	313.2.1 8086寻址方式	313.2.2 32位CPU扩展寻址方式	353.3 指令系统	373.3.1 数据传送指令
	383.3.2 算术指令	453.3.3 位操作指令	553.3.4 控制转移指令	623.3.5 标志处理指令
	693.3.6 串操作指令	693.3.7 处理器控制指令	733.4 容易犯的错误	743.5 实例
	753.6 小结	78习题	第4章 汇编语言程序格式	814.1 地址计数器
	814.2 汇编语言语句	814.2.1 语句格式	814.2.2 表达式	824.2.3 常数
	824.2.4 变量、标号与地址表达式	834.3 基本伪指令	844.3.1 处理器选择伪指令	844.3.2 段定义伪指令
	854.3.3 符号定义伪指令	854.3.4 变量定义伪指令	864.3.5 LABEL	884.3.6 ASSUME
	894.3.7 源程序结束伪指令	904.3.8 ORG	904.3.9 对齐伪指令	904.4 操作符
	914.4.1 地址操作符	914.4.2 类型操作符	924.5 汇编语言源程序结构	964.5.1 源程序的一般结构
	964.5.2 常用的源程序基本框架	974.6 汇编语言程序的开发	1014.6.1 开发过程	1014.6.2 汇编语言程序的开发环境
	1034.6.3 汇编器ML	1034.6.4 调试器CodeView	1064.7 小结	113习题
第5章 基本控制结构	1175.1 顺序结构	1175.2 字符与字符串的输入/输出	1195.3 分支结构	1285.3.1 灵活运用无条件转移指令
	1285.3.2 双分支结构	1295.3.3 多分支结构	1325.4 循环结构	1385.4.1 循环结构的基本形式
	1385.4.2 循环程序的控制方法	1395.5 串操作	1525.5.1 串操作指令的用途	1525.5.2 字符串处理
	1535.6 小结	161习题	第6章 过程	1646.1 过程概述
	1646.1.1 过程定义	1646.1.2 过程调用和返回	1656.2 过程的参数传递	1686.2.1 用变量传递参数
	1686.2.2 用寄存器传递参数	1706.2.3 用地址表传递参数	1716.2.4 用堆栈传递参数	1726.2.5 用代码流传递参数
	1786.3 过程实例	181*6.4 递归过程	1846.5 小结	188习题
第7章 汇编语言的扩展	1927.1 结构	1927.1.1 结构类型的定义	1927.1.2 结构变量的定义	1927.1.3 结构变量及其字段的访问
	1937.2 宏指令	1957.2.1 宏定义、宏调用与宏展开	1957.2.2 与宏有关的伪指令	1987.2.3 宏操作符
	1997.2.4 宏指令与过程的区别	2007.3 重复块	2017.3.1 REPEAT	2017.3.2 FOR
	2017.3.3 FORC	202*7.4 条件汇编	2037.5 多模块程序设计	2057.5.1 包含文件
	2067.5.2 多个模块的连接	2067.5.3 段定义的进一步说明	2077.5.4 模块间的通信	211*7.5.5 Make文件
	213*7.5.6 过程库	215*7.5.7 简化段定义	2177.6 小结	219习题
第8章 输入/输出与中断	2238.1 输入/输出	2238.1.1 I/O原理	2238.1.2 I/O指令	2238.2 80x86的中断系统
	2278.2.1 中断的基本概念	2278.2.2 中断指令	2288.2.3 中断分类	2298.3 DOS与BIOS服务
	2338.3.1 DOS系统调用	2338.3.2 BIOS服务	234*8.4 DOS环境下的可执行程序	2358.4.1 程序段前缀(PSP)
	2358.4.2 .exe文件与.com文件	2368.4.3 程序结束的另一种方法	2378.5 中断服务程序设计	2388.5.1 中断服务程序设计的基本方法
	238*8.5.2 驻留程序设计	2428.5.3 键盘程序设计	2438.6 小结	254习题
第9章 Win32汇编语言编程初步	2569.1 32位保护模式	2569.1.1 基本概念	2569.1.2 内存寻址机制	2579.1.3 指令在实模式与32位保护模式下的差异
	2629.2 Win32编程基础	2639.2.1 开发工具	2649.2.2 Win32 API	2649.2.3 源程序的基本结构
	2669.2.4 应用实例	2679.3 小结	275习题	276附录
	277附录1 标准ASCII码字符集	277附录2 80x86指令系统	279附录3 调试器DEBUG	290附录4 Windows 104键键盘扫描码
	298索引	300参考文献	307	

<<80x86汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>