

<<Protel DXP电路设计与实例精>>

图书基本信息

书名：<<Protel DXP电路设计与实例精解>>

13位ISBN编号：9787115131997

10位ISBN编号：7115131996

出版时间：2006-3

出版时间：人民邮电

作者：段晓峰

页数：320

字数：502000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Protel DXP电路设计与实例精>>

内容概要

本书首先详细介绍了Protel DXP的使用方法和基本的电路设计技巧，并介绍了Protel DXP环境下的PLD数字设计过程，然后通过大量的实例详细介绍了Protel DXP在实际电路设计过程中的应用，各个实例体现不同的要点，集元件编辑技巧与设计方法技巧于一体，使读者能够前后对应，较快掌握Protel DXP的使用方法。

本书可作为广大电路设计者、大中专院校通信电子专业类的师生的参考用书。

书籍目录

- 第1章 原理图设计 11.1 原理图设计流程 11.2 新建项目 21.3 设置原理图工作区环境 41.3.1 网格系统和光标设置 41.3.2 系统字体设置 51.3.3 图纸模板设置 61.3.4 用户自定义图纸模板 61.3.5 设置常用图纸为默认模板 71.3.6 文档参数 81.3.7 原理图环境参数 91.4 原理图的绘制 111.4.1 装载系统元件库 111.4.2 绘制原理图 121.4.3 放置电气连接线和图形部件 161.4.4 修改和保存原理图 241.5 综合演练 26第2章 原理图的编辑和输出 292.1 原理图的编辑 292.1.1 放置对象过程中的编辑技术 292.1.2 已放置对象的编辑 302.2 原理图设计规则检查 352.2.1 自动标注 352.2.2 编译项目及查错 362.3 生成原理图的网络表文件 382.4 生成各种报表和文件 392.4.1 输出元器件报表 392.4.2 输出结构组织文件 432.5 层次化原理图设计 442.5.1 层次原理图的设计方法 442.5.2 层次原理图设计 452.5.3 层次原理图间的切换 492.6 原理图打印、输出 502.6.1 页面设置 502.6.2 打印预览 502.6.3 打印机设置 51第3章 原理图库文件的管理和建立 533.1 从Protel 99中导入元器件库 533.2 设置原理图库元件编辑器 553.3 原理图元件编辑环境 563.4 创建和编辑原理图元件 593.4.1 创建原理图元件 593.4.2 设置原理图元件属性 613.4.3 给原理图元件添加模型 613.4.4 创建多功能原理图元件 643.5 添加原理图库元件 65第4章 PCB设计基础 674.1 PCB入门 674.1.1 板层 674.1.2 PCB的基本元素 674.1.3 设计PCB的流程 694.2 PCB工作区环境设置 704.2.1 设置工作层类型 704.2.2 设置工作层参数 724.3 PCB电路参数设置 734.4 PCB绘图工具 77第5章 PCB布局布线设计 905.1 规划电路板 915.2 加载网络表与元件 925.3 自动布局 955.4 手工调整布局 965.5 自动布线 1005.5.1 设置自动布线参数 1005.5.2 自动布线 1085.5.3 手工调整布线 1105.6 PCB的三维立体效果 1135.7 生成PCB报表文件 1135.8 打印输出PCB图 1215.9 添加PCB封装元件 1235.9.1 元件封装编辑器 1235.9.2 创建新的元件封装 1245.9.3 管理元件封装 1285.9.4 创建项目元件封装库 128第6章 Protel DXP可编程数字设计 1296.1 可编程逻辑器件及其设计流程 1296.2 FPGA设计 1306.2.1 创建FPGA项目 1306.2.2 创建原理图源文件 1316.2.3 芯片参数配置 1336.2.4 生成EDIF-FPGA网络表 1346.2.5 修改错误和警告 1356.2.6 文件转译 1366.2.7 信号完整性分析 1396.3 Protel DXP与PLD布线器接口设置 1406.3.1 FPGA器件属性设置 1406.3.2 Protel DXP与PLD接口 143第7章 51单片机实验板原理图设计 1447.1 设计说明 1447.2 创建项目文件 1447.3 放置元器件 1457.4 原理图输入 1487.4.1 元件布局 1487.4.2 元件手工布线 1487.5 元件清单 1507.6 本章小结 152第8章 F-V和V-F转换器电路设计 1538.1 设计说明 1538.2 创建项目文件 1548.3 原理图输入 1548.3.1 F-V转换电路设计 1548.3.2 V-F转换电路设计 1588.4 本章小结 160第9章 A/D转换电路原理图设计 1619.1 设计说明 1619.2 创建项目文件 1619.3 原理图输入 1629.4 元件属性清单 1659.5 编译项目及查错 1669.5.1 编译参数设置 1669.5.2 完成编译 1679.6 本章小结 168第10章 报警电路原理图设计 16910.1 设计说明 16910.2 创建项目文件 16910.3 原理图输入 17010.3.1 放置元件 17010.3.2 元件布局 17510.3.3 连接线路 17610.4 元件属性清单 17610.5 本章小结 177第11章 压力测控电路原理图设计 17811.1 设计说明 17811.2 创建项目文件 17811.3 原理图输入 17911.3.1 压力测量电路模块设计 17911.3.2 控制电路模块设计 18211.4 自动标注 18511.5 元件清单 18711.6 生成原理图网络表文件 18811.7 本章小结 188第12章 游戏机电路原理图设计 18912.1 设计说明 18912.2 创建项目文件 19312.3 原理图输入 19312.3.1 绘制层次原理图母图 19312.3.2 绘制层次原理图子图 19512.3.3 原理图元件的自动标注 20812.3.4 自下而上的层次原理图设计方法 21012.4 层次原理图间的切换 21112.4.1 从母图切换到方块电路符号所对应的子图 21112.4.2 从子图切换到母图 21212.5 元器件清单 21312.6 项目组织结构文件 21512.7 本章小结 215第13章 应急灯的设计与制作 21613.1 设计说明 21613.2 创建项目文件 21613.3 原理图输入 21713.3.1 放置元件 21713.3.2 元件布局 21813.3.3 元件连线 21813.3.4 生成网络表 21913.4 PCB板图设计 21913.4.1 设置PCB参数 21913.4.2 规划电路板 22113.4.3 导入网络表和元件 22213.4.4 元件布局 22213.4.5 自动布线 22413.4.6 PCB板后处理 22513.5 本章小结 227第14章 功率放大器的设计与制作 22814.1 设计说明 22814.1.1 稳压电源电路 22814.1.2 功率放大电路 22814.2 创建项目文件 22914.3 原

<<Protel DXP电路设计与实例精>>

理图输入 22914.3.1 稳压电源电路设计 22914.3.2 功放电路设计 22914.4 原理图后处理
 23114.4.1 自动标注 23114.4.2 编译与差错 23214.4.3 生成元器件报表 23214.4.4 生成网络表
 23314.5 PCB板设计 23414.5.1 规划电路板 23414.5.2 导入网络表与元件封装 23514.5.3 元件
 布局 23714.5.4 自动布线 23914.5.5 3D效果图 24114.5.6 设计规则检查(DRC) 24114.5.7 PCB
 输出 24314.6 本章小结 244第15章 U盘的设计与制作 24515.1 设计说明 24515.2 创建项目文件
 24515.3 元件制作 24615.3.1 制作K9F080UOB元件 24615.3.2 制作IC1114元件 24815.3.3 制
 作AT1201元件 25015.4 原理图输入 25015.4.1 U盘接口电路模块设计 25015.4.2 滤波电容电路模
 块设计 25115.4.3 Flash电路模块设计 25215.4.4 供电模块设计 25215.4.5 连接器及开关设计
 25315.5 PCB板设计 25315.5.1 创建PCB文件 25315.5.2 编辑元件封装 25315.5.3 绘制PCB板
 25415.6 本章小结 255第16章 电子钟的设计与制作 25616.1 设计说明 25616.2 创建项目文件
 25616.3 原理图输入 25716.3.1 放置元件 25716.3.2 元件属性设置和元件布局 25816.3.3 连接
 线路 25816.3.4 自动标注 25916.4 原理图后处理 26016.4.1 编译与差错 26016.4.2 生成元器件
 报表 26016.4.3 生成网表文件 26216.5 PCB板的设计 26216.5.1 创建PCB文件 26216.5.2 导入
 网络表和元件封装 26316.5.3 自动布局 26616.5.4 网络密度分析和3D效果图 26716.5.5 自动布线
 26816.5.6 DRC检查 27116.6 本章小结 272第17章 PDH光端机传输头柜监控系统设计 27317.1
 设计说明 27317.1.1 中央处理器模块 27317.1.2 异步串行接口模块 27317.1.3 信号接收模块
 27417.2 创建项目文件 27417.3 原理图输入 27417.3.1 放置元件 27417.3.2 编辑元件属性、
 布局及连线 27517.3.3 元件自动标注 27517.4 原理图后处理 27717.4.1 编译与查错 27717.4.2
 生成元件报表 27717.4.3 生成网络报表 27817.5 PCB板的制作 27817.5.1 规划电路板 27817.5.2
 导入网络表和元件封装 27917.5.3 自动布局 28117.5.4 自动布线 28217.5.5 大面积铺铜
 28417.6 本章小结 284第18章 动态电子称重仪的设计与制作 28518.1 设计说明 28518.2 创建
 项目文件 29018.3 原理图设计 29018.3.1 主电路原理图设计 29018.3.2 显示电路原理图设计
 29618.3.3 自动标注 29818.4 原理图后处理 29918.4.1 编译项目与查错 29918.4.2 生成元器件
 报表 29918.4.3 生成网络报表 30118.5 PCB板的制作 30118.5.1 规划电路板 30118.5.2 导入网
 络表和元件封装 30218.5.3 自动布局 30418.5.4 全局布线 30518.5.5 DRC检查 30518.6 本章小
 结 307第19章 温控电路设计 30819.1 设计说明 30819.2 创建项目文件 30819.3 ADN8830的制
 作 30819.4 原理图设计 31019.4.1 ADN8830电路模块设计 31019.4.2 电源电路模块设计
 31119.5 原理图后处理 31219.5.1 编译工程与查错 31219.5.2 生成元器件报表 31219.5.3 生成
 网表文件 31319.6 PCB板的制作 31619.6.1 规划电路板 31619.6.2 导入网络表和元件封装
 31719.6.3 自动布局 31819.6.4 全局布线 31819.6.5 DRC检查和3D效果图 31919.7 本章小结
 320

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>