

<<数字电子技术实验与综合实训>>

图书基本信息

书名：<<数字电子技术实验与综合实训>>

13位ISBN编号：9787115134929

10位ISBN编号：7115134928

出版时间：2005-9

出版时间：人民邮电出版社

作者：邱寄帆,唐程山

页数：160

字数：251000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术实验与综合实训>>

### 内容概要

本书内容包括数字电子技术实训基础知识、数字电子技术基础实验、数字电路综合实训和附录四个部分。

基础知识部分包括实验室的安全操作规程、实验常用材料和工具的使用、实验方法、实验测试手段、常见故障的诊断与排除；基础实验部分的20个数字电路实验课题(包括验证性实验、设计性实验、仿真实验)包含实验的意义目的和要求、一般方法、实验考核等内容；综合实训部分的6个综合实训课题包含综合实训的基本任务与基本要求、基本步骤和方法、排除故障训练与考核等内容；附录分别介绍了数字逻辑实验仪、示波器与数字万用表、实验室常用电阻电容的型号及其主要性能参数、常用数字集成电路型号及外引线排列图、部分数字集成电路功能等内容。

本书作为高职高专电子、电气、计算机、自动控制、机电一体化等专业的教材，也可供从事电子技术工作的工程技术人员参考使用。

## &lt;&lt;数字电子技术实验与综合实训&gt;&gt;

## 书籍目录

第1章 数字电子技术实训基础知识 1.1 实验室的安全操作规程 1.2 数字电路实验常用器材和工具的使用 1.3 数字电路的实验方法 1.4 数字电路常见故障的诊断与排除第2章 数字电子技术实验 2.1 数字电路实验的意义、目的、要求 2.2 数字电子技术实验的一般方法 2.3 实验考核 2.4 数字电子技术实验课题 实验一 集成逻辑门电路的功能测试 实验二 集成逻辑门电路的参数测试 实验三 集成门构成组合逻辑电路的实验分析 实验四 中规模译码器 实验五 中规模数据选择器 实验六 双踪示波器的使用 实验七 触发器 实验八 触发器构成的计数器 实验九 中规模计数器的应用 实验十 计数、译码、显示综合实验 实验十一 顺序脉冲发生器 实验十二 利用集成逻辑门构成脉冲电路 实验十三 集成单稳态触发器和集成施密特触发器 实验十四 555定时器 实验十五 模/数(A/D)转换和数/模(D/A)转换及其应用 实验十六 利用DLCCAI分析组合逻辑电路 实验十七 利用DLCCAI分析组合电路的竞争冒险现象 实验十八 利用DLCCAI分析触发器的逻辑功能 实验十九 利用DLCCAI分析N进制计数器 实验二十 利用DLCCAI分析时序逻辑电路 第3章 数字电路综合实训 3.1 数字电路综合实训的基本任务和基本要求 3.2 数字电路综合实训的基本步骤和方法 3.3 排除故障训练与考核 3.4 综合实训课题 附录A 数字逻辑实验仪 附A1 多孔实验插座板部分 附A2 操作板部分 附A3 多路电源部分 附录B 示波器与数字万用表使用简介 附B1 XJ4328型双踪示波器 附B2 DT-830/831数字万用表 附录C 实验室常用数字电路元器件型号、主要性能参数及功能 附C1 电阻器和电位器 附C2 电容器 附C3 常用数字集成电路型号及外引线排列图 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>