

<<数字电子技术学习指导>>

图书基本信息

书名：<<数字电子技术学习指导>>

13位ISBN编号：9787115134936

10位ISBN编号：7115134936

出版时间：2005-9

出版时间：人民邮电出版社发行部

作者：邱寄帆

页数：99

字数：156000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术学习指导>>

内容概要

本书共分9章，主要包括数字电路基础知识、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与变换、数模和模数转换、存储器和可编程逻辑器件简介等内容。

每章均包含《数字电子技术》各章的基本要求、重点难点、学习要点及典型例题，并对各章的基本内容进行了概括，形成学习要点；典型例题则选择了一些具有代表性的例题进行讲解，以达到帮助读者理解概念、寻找规律、掌握方法、举一反三的目的，并在此过程中着重培养读者电路的分析能力及对所学知识的综合应用能力。

本书可作为高职高专电子、电气、计算机、自动控制、机电一体化等专业的教材，也可供从事电子技术工作的工程技术人员参考使用。

<<数字电子技术学习指导>>

书籍目录

第1章 数字电路基础知识 1.1 基本要求 1.2 重点难点 1.3 学习要点 1.3.1 数字电路概述 1.3.2 数制
1.3.3 数制转换 1.3.4 编码 1.3.5 逻辑代数的基本运算、公式和运算法则 1.3.6 逻辑函数的公式化简法
1.3.7 逻辑函数的卡诺图化简法 1.4 典型例题第2章 逻辑门电路 2.1 基本要求 2.2 重点难点 2.3 学习要点
2.3.1 二极管及三极管的开关特性 2.3.2 基本逻辑门电路 2.3.3 TTL反相器 2.3.4 其他类型TTL门电路
2.3.5 CMOS门电路 2.3.6 CMOS门电路和TTL门电路的相互连接 2.4 典型例题第3章 组合逻辑电路 3.1
基本要求 3.2 重点难点 3.3 学习要点 3.3.1 组合逻辑电路的分析方法 3.3.2 组合逻辑电路的设计方法
3.3.3 编码器 3.3.4 译码器 3.3.5 数据选择器 3.3.6 加法器 3.3.7 数值比较器 3.4 典型例题第4章 触发器
4.1 基本要求 4.2 重点难点 4.3 学习要点 4.3.1 基本RS触发器 4.3.2 同步触发器 4.3.3 触发器的逻辑功
能 4.4 典型例题第5章 时序逻辑电路 5.1 基本要求 5.2 重点难点 5.3 学习要点 5.3.1 寄存器 5.3.2 二进
制计数器 5.3.3 任意进制计数器 5.3.4 中规模集成计数器及其应用 5.4 典型例题第6章 脉冲波形的产生
与变换 6.1 基本要求 6.2 重点难点 6.3 学习要点 6.3.1 RC电路 6.3.2 施密特触发器 6.3.3 单稳态触发器
6.3.4 多谐振荡器 6.3.5 555定时器及其应用 6.4 典型例题第7章 数/模和模/数转换 7.1 基本要求 7.2 重
点难点 7.3 学习要点 7.3.1 D/A转换 7.3.2 A/D转换 7.4 典型例题第8章 存储器和可编程逻辑器件简介
8.1 基本要求 8.2 重点难点 8.3 学习要点 8.3.1 半导体存储器 8.3.2 可编程逻辑器件简介 8.4 典型例题
参考文献

<<数字电子技术学习指导>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>