

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787115143440

10位ISBN编号：7115143447

出版时间：2006-4

出版时间：人民邮电

作者：高永强

页数：211

字数：331000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术>>

### 内容概要

本书是针对高等职业教育的特点，结合高职学生的特点和多年来高职教育的实践经验编写而成的。全书共分为8章，第1章数字电路基础；第2章逻辑门电路；第3章组合逻辑电路；第4章集成触发器，第5章时序逻辑电路；第6章脉冲信号的产生与整形；第7章数/模转换与模/数转换；第8章存储器与可编程逻辑器件。

在编写上力求通俗易懂，简化数学推导过程，适当增加例题和习题练习，适当淡化理论，强调应用。使学生通过学习本课程，掌握数字电子技术方面的基本理论与实际应用方法。

为使学生更好地掌握实际应用技巧，每章的后面都给出了相关的实训内容，以巩固所学知识。

本书的特点是系统性强，内容编排连贯，突出基本概念、基本原理，减少不必要的数学推导和计算，各章均有小结及习题。

本书可以作为通信、电子信息、电子工程、自动化、计算机等专业的高职高专、函授和成人教育的教材，也可供有关专业技术人员参考。

## &lt;&lt;数字电子技术&gt;&gt;

## 书籍目录

绪论 思考题第1章 数字电路基础 1.1 数制与码制 1.2 基本逻辑运算 1.3 逻辑代数的基本定律 1.4 逻辑函数的表达方法 1.5 逻辑函数的代数化简法 1.6 逻辑函数的卡诺图化简法 本章小结 习题 第2章 逻辑门电路 2.1 二极管的开关特性 2.2 三极管的开关特性 2.3 基本逻辑门 2.4 TTL集成与非门 2.5 CMOS集成逻辑门 本章小结 习题 实验技能训练 实训项目 集成逻辑门电路的功能测试及应用 第3章 组合逻辑电路 3.1 组合逻辑电路的概述 3.2 组合逻辑电路的分析和设计方法 3.3 编码器 3.4 译码器 3.5 数字比较器 3.6 算术运算电路 3.7 数据选择器与分配器 3.8 组合逻辑电路中的竞争与冒险 本章小结 习题 实验技能训练 实训项目 组合逻辑电路的应用与测试 第4章 集成触发器 4.1 基本RS触发器 4.2 时钟同步触发器 4.3 主从触发器 4.4 边沿触发器 4.5 CMOS触发器 4.6 工程应用 4.7 其他类型触发器以及不同类型触发器之间的转换 本章小结 习题 实验技能训练 实训项目 触发器的功能测试与应用 第5章 时序逻辑电路 5.1 时序逻辑电路的分析方法 5.2 寄存器 5.3 计数器 本章小结 习题 实验技能训练 实训项目 时序逻辑电路功能及应用 第6章 脉冲信号的产生与整形 6.1 脉冲电路概述 6.2 多谐振荡器 6.3 单稳态触发器 6.4 施密特触发器 6.5 555定时器 本章小结 习题 实验技能训练 实训项目 多谐振荡器、单稳态触发器的安装与测试 第7章 数/模转换与模/数转换 7.1 数/模转换器(DAC) 7.2 模/数转换器(ADC) 本章小结 习题 实验技能训练 实训项目 集成D/A和A/D转换器及应用 第8章 存储器与可编程逻辑器件 8.1 只读存储器(ROM) 8.2 随机存取存储器(RAM) 8.3 可编程逻辑器件 本章小结 习题 实验技能训练 实训项目 EPROM的固化与擦除 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>