

<<Xilinx ISE 9.X FPGA/>>

图书基本信息

书名：<<Xilinx ISE 9.X FPGA/CPLD设计指南>>

13位ISBN编号：9787115163059

10位ISBN编号：7115163057

出版时间：2007-8

出版时间：人民邮电

作者：薛小刚

页数：376

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Xilinx ISE 9.X FPGA/>>

内容概要

《Xilinx ISE 9.X FPGA/CPLD设计指南》以FPGA/CPLD设计流程为主线，详细阐述了ISE集成开发环境的使用，并提供了多个示例进行说明。

书中在介绍FPGA/CPLD概念和设计流程的基础上，依次论述了工程管理与设计输入、仿真、综合、约束、实现与布局布线、配置调试等在ISE集成环境中的实现方法和技巧。

《Xilinx ISE 9.X FPGA/CPLD设计指南》结合作者多年工作经验，立足于工程实践，选用大量典型实例，并配有一定数量的练习题。

随书配套光盘收录了所有实例的完整工程目录、源代码、详细操作步骤和使用说明，便于读者边学边练，提高实际应用能力。

<<Xilinx ISE 9.X FPGA/>>

书籍目录

第1章 FPGA设计简介1.1 FPGA结构简介1.2 最新FPGA产品 Virtex-51.3 Virtex-5应用简介1.4 实践 探索FPGA内部结构1.5 FPGA核心设计流程1.6 FPGA设计工具简介1.7 实践 运行第一个ISE实例1.8 Xilinx FPGA设计资源1.9 小结1.10 问题与思考第2章 ISE集成开发环境示例2.1 示例背景2.2 新建工程2.3 新建源代码2.4 设计仿真2.5 完成设计2.6 时序约束2.7 设计实现以及验证时序约束2.8 位置约束以及重新实现2.9 配置FPGA2.10 使用Core Generator实现设计2.11 小结2.12 问题与思考第3章 仿真工具3.1 ModelSim的用户接口3.2 ModelSim仿真窗口综述3.3 仿真环境的建立3.4 一个简单的仿真示例3.5 ModelSim中的调试方法3.6 ModelSim的其他常用操作3.7 ISim的示例演示3.8 小结3.9 问题与思考第4章 逻辑综合以及Xplorer4.1 XST综述4.2 Xplorer4.3 小结4.4 问题与思考第5章 约束5.1 概述5.2 时序约束5.3 分组约束5.4 约束编辑器 Constraints Editor5.5 引脚与区域约束编辑器 PACE5.6 约束文件5.7 小结5.8 问题与思考第6章 配置和运行FPGA设计6.1 概述6.2 FPGA配置简介6.3 配置文件的种类6.4 iMPACT的使用6.5 System ACE配置方案简介6.6 小结6.7 问题与思考第7章 在线逻辑分析仪ChipScope Pro7.1 概述7.2 ChipScope Pro简介7.3 ChipScope Pro的使用流程7.4 ChipScope Pro Core Inserter 应用实例7.5 ChipScope Pro Analyzer7.6 ChipScope Pro Serial IO Toolkit7.7 小结7.8 问题与思考第8章 其他ISE集成工具8.1 布局规划器 Floorplanner8.2 FPGA底层编辑器 FPGA Editor8.3 功耗评估工具XPower8.4 时序分析器 Timing Analyzer8.5 小结8.6 问题与思考第9章 基于FPGA的嵌入式系统设计9.1 PicoBlaze 嵌入式系统示例9.2 MicroBlaze嵌入式系统示例9.3 参考资料与网上资源9.4 小结9.5 问题与思考第10章 ISE实战 I2C接口设计10.1 I2C总线简介10.2 I2C总线应用实例 AT24C系列EEPROM10.3 I2C总线控制器设计详解10.4 小结10.5 问题与思考

编辑推荐

《Xilinx ISE 9.X FPGA/CPLD设计指南》可作为高等院校通信工程、电子工程、计算机、微电子与半导体学等专业的教材，也可作为硬件工程师和IC工程师的实用工具书。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>