

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787118037609

10位ISBN编号：7118037605

出版时间：2007-1

出版时间：国防工业出版社

作者：康晓明

页数：211

字数：316000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书共分9章，详细地介绍了数字逻辑基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生和整形、半导体存储器、数/模和模/数转换电路、可编程序逻辑器件数字电路设计等内容。

本书内容丰富，叙述清楚，概念明确，例题围绕重点，便于理解和学习，每章后附有精选的典型习题，可供练习和提高之用。

本书可作为高等学校及成人教育学校相关专业的教材，也可供工程人员参阅。

书籍目录

第1章 数字逻辑基础 1.1 概述 1.2 逻辑代数及其基本运算 1.3 逻辑函数及其表示方法 1.4 逻辑代数的公式和运算规则 1.5 逻辑函数的公式化简法 1.6 逻辑函数的卡诺图化简法 1.7 具有无关项的逻辑函数及其化简方法 本章小结 习题第2章 逻辑门电路 2.1 概述 2.2 分立元件门电路 2.3 TTL集成门电路 2.4 CMOS集成门电路 本章小结 习题第3章 组合逻辑电路 3.1 组合逻辑电路的分析与设计方法 3.2 常用组合逻辑电路及中规模集成器件 3.3 中规模组件实现组合逻辑电路 3.4 组合逻辑电路中的竞争冒险 本章小结 习题第4章 触发器 4.1 基本RS触发器 4.2 时钟RS触发器 4.3 JK触发器 4.4 D触发器 4.5 T触发器和T'触发器 4.6 不同类型时钟触发器间的转换 本章小结 习题第5章 时序逻辑电路 5.1 时序逻辑电路的基本概念和一般结构 5.2 时序电路的基本分析和设计方法 5.3 寄存器 5.4 计数器 本章小结 习题第6章 脉冲波形的产生和整形第7章 半导体存储器第8章 数/模和模/数转换电器第9章 可程序逻辑器件数字电路设计参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>