

## <<VHDL与硬件实现速成>>

### 图书基本信息

书名：<<VHDL与硬件实现速成>>

13位ISBN编号：9787118040043

10位ISBN编号：7118040045

出版时间：2005-7

出版时间：国防工业出版社

作者：任勇峰

页数：200

字数：300000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<VHDL与硬件实现速成>>

### 内容概要

本书主要介绍了VHDL的基础知识和硬件实现技术。

全书由三部分组成：第一部分介绍了VHDL语法和程序结构(第2章和第3章)，第二部分介绍了MAX+plus II仿真软件的使用方法(第4章)和数字逻辑电路的VHDL程序设计实例(第5章)，第三部分介绍了硬件实现和硬件设计技巧(第6章和第7章)。

读者可以通过本书初步学会VHDL的使用，并对硬件实现中的关键技术问题有所理解和认识。

本书以数字逻辑电路和布尔代数为基础，概念的介绍力求精练、简洁,力求图文并茂,用简明的电路和时序图说明抽象的概念。

读者通过本书可以快速掌握VHDL及其应用，并初步掌握硬件实现的关键技术。

本书适合初学VHDL的读者，也可以作为硬件设计人员技术指导参考书，还可以作为大专院校相关专业的教材和教学参考书。

## <<VHDL与硬件实现速成>>

### 书籍目录

第1章 概述 1.1 硬件描述语言 1.2 VHDL简介 1.3 VHDL设计硬件电路的优点 1.4 VHDL与计算机软件语言的比较 1.5 设计流程第2章 VHDL的程序结构 2.1 VHDL程序的基本结构 2.2 库和程序包 2.3 配置第3章 VHDL的基本语法 3.1 数据类型 3.2 数据对象与运算操作符 3.3 顺序语句 3.4 并行语句 3.5 结构体的三种描述风格第4章 MAX+PlusII快速入门 4.1 软件安装及说明 4.2 操作简介第5章 VHDL设计实例 5.1 常用逻辑电路举例 5.2 全加器的设计 5.3 高频脉冲信号源电路设计 5.4 PCM解码电路的设计 5.5 100M高速AD采集固态记录器设计第6章 可编程逻辑器件及下载电缆 6.1 可编程逻辑器件 6.2 器件的下载第7章 软硬件设计技巧 7.1 无法实现的VHDL描述 7.2 电源系统 7.3 竞争与冒险 7.4 高速系统的设计参考文献

## <<VHDL与硬件实现速成>>

### 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>