

<<EDA实用技术及应用>>

图书基本信息

书名：<<EDA实用技术及应用>>

13位ISBN编号：9787118042955

10位ISBN编号：7118042951

出版时间：2006-1

出版时间：国防工业出版社

作者：刘艳萍

页数：327

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<EDA实用技术及应用>>

内容概要

本书根据工程设计、课堂教学和实验教学的要求，以提高实际工程设计能力为目的，对EDA技术和相关知识做了系统和完整的介绍。

重点讲述了硬件描述语言(VHDL)及用VHDL设计数字逻辑电路和数字系统的方法。

这是电子电路设计方法上的一次革命性的变化，也是21世纪的电子工程师必须掌握的专门知识。

全书内容共分9章，详细介绍了EDA的基本知识、常用的EDA工具的使用方法和目标器件的结构原理、设计输入方法、VHDL的设计优化和逻辑综合、综合开发平台以及EDA技术的典型应用与实验等内容，每章都安排了相应的习题。

本书可以作为高等院校电子工程、通信、工业自动化、计算机应用技术等学科的本科生或研究生的电子设计或EDA技术课程的教材和实验指导书，也可作为相关专业技术人员的参考书。

<<EDA实用技术及应用>>

书籍目录

第1章 绪论 1.1 EDA概述 1.2 数字系统硬件设计概述 习题第2章 VHDL的语言要素 2.1 VHDL的命名规则 2.2 VHDL的数据类型及运算操作符 习题第3章 VHDL程序的基本结构 3.1 VHDL设计的基本单元及其构成 3.2 VHDL构造体的子结构描述 3.3 VHDL构造体描述的几种方法 3.4 库、包集合及配置 习题第4章 VHDL的主要描述语句 4.1 顺序处理语句 4.2 并发处理语句 4.3 其它语句和说明 习题第5章 基本逻辑电路设计 5.1 组合逻辑电路设计 5.2 时序电路设计 5.3 存储器 5.4 有限状态机 习题第6章 可编程逻辑器件基础 6.1 概述 6.2 Xilinx公司的CPLD/FPGA系列产品 6.3 Altera公司的FPGA/CPLD系列产品 6.4 Lattice公司的FPGA/CPLD器件第7章 仿真及逻辑综合 7.1 仿真 7.2 逻辑综合 7.3 设计实现 7.4 优化设计 习题第8章 CPLD / FPGA综合开发平台 8.1 Quartus II 软件综述 8.2 创建工程 8.3 设计输入 8.4 综合 8.5 布局布线 8.6 仿真 8.7 编程与配置第9章 VHDL设计实践与实验附录I EDA-V型硬件开发系统介绍附录 部分实验VI-IDL描述参考参考文献

<<EDA实用技术及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>