

<<数字电路实验>>

图书基本信息

书名：<<数字电路实验>>

13位ISBN编号：9787118045666

10位ISBN编号：7118045667

出版时间：2006-7

出版时间：国防工业

作者：王彩君

页数：160

字数：237000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电路实验>>

### 内容概要

本教材是与《数字电子技术基础》配套的实验指导书，共有4章。

主要内容包括：数字电路实验基础知识、数字电路实验、计算机辅助实验以及可编程逻辑器件设计仿真实验。

教材未配有与实验有关的各种附录，以供查阅。

本教材突出了当前先进的EDA技术，并达到了先进EDA技术与传统实验技术的互补。

教材中涉及到的所有实验手段均可通过附录和对应的某个操作性实验快速掌握，显示出较强的实用性和可操作性。

特别是对于设计性与综合性实验，具有较强的灵活性和通用性，可满足电气类、物理类等多种专业不同学时和不同层次的教学要求。

本教材可作为高等学校电类专业和理科非电类相近专业的本科生教材，也可供有关工程技术人员参考。

## &lt;&lt;数字电路实验&gt;&gt;

## 书籍目录

第1章 数字电路实验基础知识 1.1 实验要求 1.2 逻辑电路图的3种形式 1.3 数字电路的安装技术 1.4 数字电路的调试技术与故障处理 1.5 数字电路实验注意事项第2章 数字电路实验 2.1 实验仪器的使用及门电路逻辑功能的测试 2.2 TTL与非门应用 2.3 OC门与TS门 2.4 组合电路的设计 2.5 编码器 2.6 译码器及数码显示 2.7 数据选择器 2.8 RS触发器与D触发器 2.9 JK触发器 2.10 集成移位寄存器及其应用 2.11 集成计数器及应用 2.12 移位寄存型计数器 2.13 时序电路 2.14 波形的产生及单稳态触发器 2.15 555定时器的应用 2.16 数字秒表 2.17 拔河游戏机 2.18 数字频率计第3章 计算机辅助实验 3.1 数字电路逻辑功能的测试 3.2 加法器 3.3 计数器及译码显示 3.4 CMOS门电路在波形产生与整形中的应用 3.5 555时基电路测试 3.6 D/A与A/D转换电路 3.7 智力抢答器 3.8 家用电扇控制器 3.9 交通控制器 3.10 数字钟第4章 可编程逻辑器件设计仿真实验 4.1 用MAX+plus 软件设计组合逻辑电路 4.2 用VHDL语言设计门电路及比较器 4.3 用VHDL语言设计编码器和译码器 4.4 用VHDL语言设计触发器及寄存器 4.5 用VHDL语言设计同步计数器及分频器附录A 数字实验箱简介附录B 示波器使用简介附录C Multisim 2001电路仿真软件简介附录D 可编程逻辑器件及MAX+plus 软件简介附录E 数字电路描述语言VHDL简介附录F 集成电路管脚排列图参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>