

<<微机系统原理与接口技术>>

图书基本信息

书名：<<微机系统原理与接口技术>>

13位ISBN编号：9787118051940

10位ISBN编号：7118051942

出版时间：2007-7

出版时间：国防工业出版社

作者：李相伟

页数：334

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机系统原理与接口技术>>

内容概要

本书系统地阐述了现代微机系统的结构、组成及工作原理，重点阐述了实地址模式和保护地址模式下的指令系统及汇编语言程序设计方法。

对现代微机中的总线接口技术、存储器技术、中断技术、定时 / 计数技术、串行与并行接口技术及常用外设接口等内容结合实例给予了较详实的介绍。

主要内容有：微处理器和微机的基本结构，实模式与保护模式软件结构与程序设计，微机接口与总线标准，半导体存储器及其接口技术，高速缓冲存储器（Cache），输入，输出接口技术，中断技术，常用可编程接口芯片及应用，模拟接口与常用外设接口，微机系统的基本结构及主板芯片组，实用附录等。

本书内容丰富、系统性强，以现代微机为主线，结合具体实例，使广大读者在学习时，由浅入深，理论与实践相结合。

本书适合作为本（专）科汇编语言、微型计算机原理及应用、微型计算机接口技术以及它们的组合课程的教材，也可作为高职高专教材或参考书，对工程技术人员也具有一定的参考价值。

<<微机系统原理与接口技术>>

书籍目录

第1章 微处理器及其结构1.1 微型计算机系统概述1.1.1 微机系统的组成1.1.2 微机系统的性能指标1.1.3 微型计算机的发展1.2 16位微处理器及结构1.2.1 16位微处理器内部结构1.2.2 16位微处理器的基本时序1.2.3 16位微处理器存储器组织1.3 32位微处理器及体系结构1.3.1 32位微处理器采用的新技术1.3.2 32位微处理器结构1.3.3 32位微处理器的存储器组织1.4 64位微处理器1.4.1 Itanium处理器采用的关键技术1.4.2 Itanium微处理器结构及性能1.5 双核心微处理器1.5.1 概述1.5.2 双核处理器习题第2章 实模式、保护模式程序设计2.1 微处理器实模式下的寻址方式2.2 微处理器实模式指令系统2.2.1 数据传送指令2.2.2 算术运算指令2.2.3 逻辑与移位指令2.2.4 串处理指令2.2.5 控制转移指令2.2.6 处理机控制指令2.3 MASM汇编语言2.3.1 汇编语句格式2.3.2 运算符与表达式2.3.3 伪指令2.3.4 完整汇编程序的编程框架2.3.5 常用DOS系统功能调用和BIOS功能调用2.4 汇编语言程序设计2.4.1 顺序结构程序设计2.4.2 分支结构程序设计2.4.3 循环结构程序设计2.4.4 子程序设计2.5 微处理器保护模式程序结构2.5.1 保护模式下操作系统类指令2.5.2 保护模式下特殊汇编伪指令2.5.3 保护模式下程序设计举例2.6 汇编语言和C / C++语言混合编程2.6.1 在C / C++语言中使用汇编语言2.6.2 在C / C++中利用中断访问BIOS例行程序2.6.3 利用C / C++库函数调用I) () S例行程序习题第3章 微机总线与接口标准3.1 总线与接口概述3.1.1 总线和接口标准的基本概念3.1.2 总线的分类3.1.3 总线的主要性能参数3.1.4 总线标准的特性3.1.5 总线操作和总线传送控制3.2 传统的微机总线3.2.1 ISA总线3.2.2 EISA总线3.3 PCI总线3.3.1 PCI总线主要特点3.3.2 PCI总线信号的定义3.3.3 PCI总线的系统结构3.4 串行通信接口标准与串行总线3.4.1 RS-232C接口标准.....第3章 微机总线与接口标准第4章 半导体存储器及其接口第5章 高速缓冲存储器 (Cache) 第6章 输入输出与接口技术第7章 中断技术第8章 常用可编程接口芯片及应用第9章 模拟接口与常用外设接口第10章 微机系统的基本结构及主板芯片组附录A 常用字符的ASCII码表 (用十六进制表示) 附录B DEBUG主要命令参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>