

<<数字电子技术学习及考研辅导>>

图书基本信息

书名：<<数字电子技术学习及考研辅导>>

13位ISBN编号：9787118057805

10位ISBN编号：7118057800

出版时间：2008-8

出版时间：国防工业出版社

作者：海欣

页数：327

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术学习及考研辅导>>

内容概要

《数字电子技术学习及考研辅导》首先通过知识要点和知识点详解对本章内容作了高度概括和叙述。

真题及例题解析中例题大都选自国内重点高等院校和科研院所历年考研真题，并作了详细分析和解答。

自我测试中均有参考答案，可通过练习以检测学习效果，进一步提高解题能力。

《数字电子技术学习及考研辅导》最后还给出了重点高等院校的硕士研究生入学考试题，并给出了部分答案。

数字电子技术是高等院校开设的专业基础课程，同时也是全国高等院校相关专业的硕士入学考试必考课程。

为了帮助广大考生进行系统复习，我们根据“数字电子技术”课程教学基本要求编写了《数字电子技术学习及考研辅导》。

《数字电子技术学习及考研辅导》可作为相关专业学生报考硕士学位研究生学习用参考书及复习指导书，也适合于高等院校相关专业的学生自学使用，同时可作为高等院校青年教师的教学参考书。

<<数字电子技术学习及考研辅导>>

书籍目录

第1章 数制与编码知识要点1.1 知识点详解1.1.1 进位计数制1.1.2 数制转换1.1.3 数的原码、反码、补码1.1.4 编码1.2 真题及例题解析1.3 自我测试第2章 逻辑代数基础知识要点2.1 知识点详解2.1.1 逻辑代数的基本公式和定理2.1.2 逻辑代数2.1.3 逻辑函数的化简2.2 真题及例题解析2.3 自我测试第3章 门电路知识要点3.1 知识点详解3.1.1 基本逻辑门电路3.1.2 复合逻辑门电路3.1.3 正负逻辑概念3.1.4 TTL逻辑门电路3.1.5 其他类型的TTL门电路3.1.6 CMOS逻辑门电路3.2 真题及例题解析3.3 自我测试第4章 组合逻辑电路知识要点4.1 知识点详解4.1.1 组合逻辑电路的特点和功能描述4.1.2 组合逻辑电路的分析方法4.1.3 组合逻辑电路的设计方法4.1.4 常用的组合逻辑电路4.1.5 组合逻辑电路中的竞争与冒险4.2 真题及例题解析4.3 自我测试第5章 触发器知识要点5.1 知识点详解5.1.1 触发器的特点5.1.2 基本触发器5.1.3 CMOS触发器5.1.4 触发器之间的转换方法5.2 真题及例题解析5.3 自我测试第6章 时序逻辑电路知识要点6.1 知识点详解6.1.1 时序逻辑电路的特点6.1.2 时序逻辑电路的分类6.1.3 常用的时序逻辑电路6.1.4 时序逻辑电路的分析方法与设计方法6.1.5 时序逻辑电路中的竞争——冒险现象6.2 真题及例题解析6.3 自我测试第7章 脉冲波形的产生与设计知识要点7.1 知识点详解7.1.1 双极型555定时器7.1.2 单稳态触发器7.1.3 多谐振荡器7.1.4 施密特触发器7.2 真题及例题解析7.3 自我测试第8章 半导体存储器和可编程逻辑器件知识要点8.1 知识要点8.1.1 半导体存储器8.1.2 可编程逻辑器件8.2 真题及例题解析8.3 自我测试第9章 数模与模数转换知识要点9.1 知识点详解9.1.1 D/A转换器9.1.2 A/D转换器9.2 真题及例题解析9.3 自我测试附录A 部分高校历年试题及答案北京大学2004年北京大学2005年中山大学2005年中山大学2006年北京理工大学2006年北京理工大学2007年华南理工大学2006年华南理工大学2007年北京邮电大学2006年北京邮电大学2007年成都理工大学2006年电子科技大学2006年华南理工大学2006年北京交通大学2007年中国科学院研究生院2007年附录B 部分研究生入学考试试题答案参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>