

<<数字专用集成电路的设计与验证>>

图书基本信息

书名：<<数字专用集成电路的设计与验证>>

13位ISBN编号：9787121003783

10位ISBN编号：7121003783

出版时间：2004-10-1

出版时间：电子工业出版社

作者：杨宗凯,黄建,杜旭

页数：288

字数：480000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字专用集成电路的设计与验证>>

### 内容概要

全书共分7章，详细地介绍了数字专用集成电路的开发流程。具体包括VerilogHDL硬件描述语言、ASIC前端设计、ASIC前端验证、逻辑综合、可测性技术和后端验证。

本书的另一大特色就是将超大规模数字集成电路常用的模块单元提取出来进行实例化介绍。

本书适合ASIC开展工程人员和管理人员阅读，也可作为电子类专业的高级本科生和研究生的参考书。

## <<数字专用集成电路的设计与验证>>

### 书籍目录

第1章 概述 1.1 引言 1.2 ASIC的概念 1.3 ASIC开发流程 1.4 中国集成电路发展现状第2章 Verilog HDL 硬件描述语言简介 2.1 电子系统设计方法的演变过程 2.2 硬件描述语言综述 2.3 Verilog HDL的基础知识 2.4 Verilog HDL的设计模拟与仿真第3章 ASIC前端设计 3.1 引言 3.2 ASIC前端设计概念 3.3 ASIC前端设计的工程规范 3.4 设计思想 3.5 结构设计 3.6 同步电路 3.7 ASIC前端设计基于时钟的划分 3.8 同步时钟设计 3.9 ASIC异步时钟设计 4.10 小结第4章 ASIC前端验证 4.1 ASIC前端证综述 4.2 前端验证的一般方法 4.3 testbench 4.4 参考模型 4.5 验证组件的整合与仿真 4.6 小结第5章 逻辑综合 5.1 综合的原理和思路 5.2 可综合的代码的编写规范 5.3 综合步骤 5.4 综合的若干问题及解决.....第6章 可测性技术第7章 后端验证附录A 常用术语表附录B Verilog语法和词汇惯用法附录C Verilog HDL关键字附录D Verilog 不支持的语言结构参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>