

<<FPGA系统设计与实践>>

图书基本信息

书名：<<FPGA系统设计与实践>>

13位ISBN编号：9787121006746

10位ISBN编号：712100674X

出版时间：2005-1

出版时间：电子工业出版社

作者：陈琼,潘礼,黄松

页数：413

字数：679000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<FPGA系统设计与实践>>

内容概要

本书是为高等院校电气、电子、自动化、通信工程、计算机等专业编写的教材。

全书共8章，主要内容包括：FPGA系统设计基础；Xilinx公司和Altera公司的可编程逻辑器件FPGA；基于Quartus 的设计输入方法、功能仿真、综合、实行、配置、编译与编程；FPGA下载配置电路设计；FPGA设计技巧；FPGA设计实践。

本书内容丰富，取材新颖、图文并茂、叙述详尽清晰，通过大量的实例说明设计中的一些问题，便于自学、工程性强，有利于培养学生综合分析、创新开发和工程设计能力。

随书所附光盘包含所有设计实例的VHDL程序和仿真图以及电子讲稿。

本书可作为本科生和研究生教材，也可作为参加全国大学生电子设计竞赛的培训教材，以及从事电子电路系统设计的工程技术人员的参考书。

<<FPGA系统设计与实践>>

书籍目录

第1章 FPGA系统设计基础 1.1 可编程逻辑器件基础 1.2 FPGA的设计方法与要求 1.3 FPGA的设计流程
1.4 FPGA设计工具 本章小结 第思题与习题第2章 FPGA器件 2.1 Xilinx FPGA器件 2.2 Altera FPGA器
件 本章小结 思考题与习题第3章 设计输入 3.1 基于ISE5.2的设计输入方法 3.2 基于Quartus 3.0的
设计输入方法 本章小结 思考题与习题第4章 功能仿真 4.1 基于Modelsim的功仿真 4.2 基于Quartus 3.0
的功能仿真 本章小结 思考题与习题第5章 综合、实行、配置、编译与编程 5.1 ISE5.2中的综合工
具XST 5.2 基于ISE5.2的实行设计 5.3 基于ISE5.2的下载配置 5.4 基于Quartus 3.0的编译与器件编程
本章小结 思考题与习题第6章 FPGA的下载配置的电路设计 6.1 Xilinx 的FPGA下载配置电路设计 6.2
Altera的FPGA下载置设计 本章小结 思考题与习题第7章 设计技巧 7.1 VHDL编码风格 7.2 采用层次化
的设计 7.3 Block RAM设计 7.4 基于IP Gore的Block RAM设计 7.5 时钟设计 本章小结 思考题与习题
.....第8章 FPGA设计实践附录A 相关网址附录B IC和FPGA专业术语的中英文对照参考文献

<<FPGA系统设计与实践>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>