

<<数字电子技术学习辅导及习题详解>>

图书基本信息

书名：<<数字电子技术学习辅导及习题详解>>

13位ISBN编号：9787121009044

10位ISBN编号：7121009048

出版时间：2005-1

出版时间：电子工业出版社

作者：高吉祥主编

页数：450

字数：649000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是为高等学校电子类、计算机类、自动化类、电气类及相近专业而编写的教材。本书分为两篇。

第一篇主要介绍了数字逻辑基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲信号的产生与整形、半导体存储器、可编程逻辑器件、数/模转换与模/数转换和数字系统的EDA设计的教学基本要求、内容综述、典型题精解及习题。

第二篇主要介绍了模拟考题、近几年来全国重点大学部分高校研究生入学考题和综合设计。

根据教育部高等教育教学大纲的要求和多年来教育实践的体会，以及研究生入学考试和各类大学生电子设计竞赛的需要，本书不仅包括了《数字电子技术》教科书的基本知识和基本技能的训练，而且还编著了研究生入学考试模拟题、近几年来全国重点大学部分入学考试试题及全国大学生电子设计竞赛题。

本书可作为报考理工科硕士研究生的考生考前复习用书，也可作为大学生、专科生学习课程的辅导教材，还可以作为大学生参加各类电子设计制作大赛和电子类工程技术人员设计各类产品的参考书。

书籍目录

第一篇 解析篇 第1章 数字逻辑基础 1.1 教学内容及要求 1.2 内容综述 1.2.1 数制与编码 1.2.2 逻辑代数 1.2.3 逻辑函数化简 1.3 典型题型及例题精解 1.4 自测习题 第2章 逻辑门电路 2.1 教学内容及要求 2.2 内容综述 2.2.1 半导体二极管、三极管的开关特性 2.2.2 分立元件门电路 2.2.3 集成TTL与非门电路 2.2.4 常用的基本逻辑门电路 2.2.5 TTL电路与CMOS电路的输入/输出特性参数比较 2.2.6 TTL门与CMOS门电路的接口 2.3 典型题型及例题精解 2.4 自测习题 第3章 组合逻辑电路 3.1 教学内容及要求 3.2 内容综述 3.2.1 组合逻辑电路的逻辑功能特点和结构特点 3.2.2 组合逻辑电路的分析方法 3.2.3 组合逻辑电路的设计方法 3.2.4 若干常用的组合逻辑电路 3.3 典型题型及例题精解 3.4 自测习题 第4章 触发器 4.1 教学内容及要求 4.2 内容综述 4.2.1 触发器的基本特点 4.2.2 触发器的电路结构与动作特点 4.2.3 触发器的逻辑功能及其描述方法 4.2.4 触发器逻辑功能的转换 4.2.5 触发器的电路结构与逻辑功能的关系 4.2.6 触发器的动态特性 4.3 典型题型及例题精解 4.4 自测习题 第5章 时序逻辑电路 5.1 教学内容及要求 5.2 内容综述 5.2.1 时序逻辑电路的功能特点和电路结构 5.2.2 时序逻辑电路的分析方法 5.2.3 时序逻辑电路的设计方法 5.2.4 若干常用的时序逻辑电路 5.3 典型题型及例题精解 5.4 自测习题 第6章 脉冲信号的产生与整形 6.1 教学内容及要求 6.2 内容综述 6.2.1 时基电路 6.2.2 施密特触发器 6.2.3 单稳态触发器 6.2.4 多谐振荡器 6.3 典型题型及例题精解 6.4 自测习题 第7章 半导体存储器 7.1 教学内容及要求 7.2 内容综述 7.2.1 只读存储器(ROM) 7.2.2 随机存取存储器(RAM) 7.2.3 存储器容量的扩展 7.2.4 用存储器实现组合逻辑函数 7.3 典型题型及例题精解 7.4 自测习题 第8章 可编程逻辑器件 8.1 教学内容及要求 8.2 内容综述 8.2.1 可编程逻辑器件的种类 8.2.2 可编程逻辑器件的基本结构 8.2.3 PLD电路的表示方法 8.2.4 可编程阵列逻辑(PAL) 8.2.5 可编程通用阵列逻辑(GAL) 8.2.6 复杂可编程逻辑器件(CPLD) 8.2.7 现场可编程门阵列(FPGA) 8.2.8 在系统可编程逻辑器件(ISP-PLD) 8.3 典型题型及例题精解 8.4 自测习题 第9章 数/模转换与模/数转换 9.1 教学内容及要求 9.2 内容综述 9.2.1 数/模转换技术 9.2.2 模/数转换技术 9.3 典型题型及例题精解 9.4 自测习题 第10章 数字系统的EDA设计 10.1 教学内容及要求 10.2 内容综述 10.2.1 EDA技术的内涵与特征 10.2.2 现代数字系统的设计方法 10.2.3 可编程逻辑器件的一般设计流程 10.2.4 基于MAX+Plus 的设计流程 10.2.5 基于Quartus 的设计流程 10.2.6 基于ISE的设计流程 10.2.7 嵌入PowerPc405微处理器的FPGA设计流程 10.3 典型题型及例题精解 10.4 自测习题 第二篇 实战篇 第11章 模拟试题 11.1 模拟试题(一) 11.2 模拟试题(二) 11.3 模拟试题(三) 11.4 模拟试题(四) 11.5 模拟试题(五) 11.6 模拟试题(六) 第12章 全国重点大学近年考研试卷精选 12.1 国防科技大学2000年硕士生入学考试试题 12.2 国防科技大学2001年硕士生入学考试试题电子技术基础(数字电路部分, 50分) 12.3 北京理工大学1999年研究生入学考试试题模拟与数字电路(数字电路部分) 12.4 北京航空航天大学1999年研究生入学考试试题(数字电路部分) 12.5 上海交通大学1999年研究生入学考试试题电子技术基础(数字电路部分) 12.6 同济大学1999年研究生入学考试试题(数字电路部分) 12.7 西安交通大学1999年研究生入学考试试题电子技术基础(数字电路部分) 12.8 上海交通大学2000年研究生入学考试试题电子技术基础(数字电路部分, 40分) 12.9 浙江大学2000年研究生入学考试试题电子技术基础(数字电路部分, 60分) 12.10 北京理工大学2000年硕士研究生入学考试试题电子技术基础(数字电路部分, 50分) 第13章 综合设计 13.1 波形发生器设计 13.2 简易数字存储示波器设计 13.3 数据采集与传输系统设计 13.4 低频数字式相位测量仪设计 13.5 简易逻辑分析仪设计参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>