

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787121010859

10位ISBN编号：7121010852

出版时间：2005-1

出版时间：电子工业

作者：周佩玲，彭虎，傅忠谦 编著

页数：321

字数：508000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

内容概要

本书介绍了信息在计算机中的存储形式、数制及相互转换、二进制数的算术和逻辑运算等基础知识；软件部分讲述8086指令系统、部分伪指令和DOS功能调用及汇编语言程序设计和调试的全过程；介绍了8086 CPU的内部特点、寄存器及相关概念、存储器的分类和层次结构、物理地址形成、译码电路等；讨论了诸多I/O接口芯片的结构、编程及应用，在串行通信中还介绍了USB总线；讨论并举例说明了A/D、D/A芯片与微机接口及应用。

全书共分10章，每章附有习题，习题答案和教学指导包含在配套的辅导书中。

本书适合作为高等院校本科非电类理工科学生相关课程的教材，适合作为电类成人本科或者高职高专相关课程的教材，也可以作为相关技术人员或爱好者的参考书。

<<微机原理与接口技术>>

书籍目录

第1章 计算机基本知识 1.1 绪论 1.2 计算机的发展概述 1.3 微型计算机中信息的表示及运算基础 1.4 几种进制之间的相互转换 习题与思考题第2章 8086系统结构与80x86 CPU 2.1 8086 CPU结构 2.2 8086系统的结构和配置 2.3 8086 CPU内部时序 2.4 80x86典型微处理机介绍 习题与思考题第3章 8086的指令系统 3.1 8086指令的特点 3.2 8086的寻址方式 3.3 8086的指令格式及数据类型 3.4 8086的指令集 习题与思考题第4章 8086汇编语言程序设计 4.1 8086汇编语言的语句 4.2 8086汇编语言中的伪指令 4.3 8086汇编语言中的运算符 4.4 汇编语言程序设计 4.5 宏定义与宏调用 4.6 汇编语言程序设计与上机调试 习题与思考题第5章 存储器原理与接口 5.1 存储器分类 5.2 多层存储结构概念 5.3 主存储器及存储控制 5.4 8086系统的存储器组织 5.5 现代内存芯片技术 习题与思考题第6章 微型计算机的输入/输出 6.1 CPU与外设通信的特点 6.2 输入/输出方式 6.3 CPU与外设通信的接口 6.4 8086 CPU的输入/输出 习题与思考题第7章 可编程接口芯片 7.1 可编程并行接口芯片8255A 7.2 可编程定时/计数器接口芯片8253 习题与思考题第8章 串行输入/输出接口 8.1 串行通信接口 8.2 USB总线简介 习题与思考题第9章 中断与中断管理 9.1 中断原理 9.2 中断系统组成及其功能 9.3 中断源识别及中断优先权 9.4 8086中断系统 9.5 8086 CPU的中断管理 9.6 可编程中断控制器8259A简介 9.7 IBMPC硬件中断 习题与思考题第10章 D/A转换与A/D转换接口及其应用 10.1 从物理信号到电信号的转换 10.2 D/A转换器及其接口技术 10.3 A/D转换器及其接口技术 10.4 微机应用实例 习题与思考题附录A 指令系统参考文献

<<微机原理与接口技术>>

媒体关注与评论

书评提升大学生的“知识-能力-素质”；把握课程教学的“难度-深度-强度”；体现“基础-技术-应用”知识内容；提供“教材-教辅-课件”教学支持！

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>