

<<可编程逻辑器件实验>>

图书基本信息

书名：<<可编程逻辑器件实验>>

13位ISBN编号：9787121017100

10位ISBN编号：7121017105

出版时间：2005-9

出版时间：电子工业出版社

作者：江国强

页数：194

字数：332800

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<可编程逻辑器件实验>>

内容概要

本书分为3章,包括EDA6000/EDA2000实验开发系统、基本实验和综合实验。

另外在附录中还介绍了XILINX开发环境的使用方法。

全书安排了用原理图编辑输入法和VHDL、Verilog HDL文本编辑输入法实现各类数字电路和系统设计实验。

每个实验都附有思考题,供读者独立完成相关的实验。

与本书配套的EDA6000/EDA2000实验开发系统软件和每个实验设计的源文件、目标芯片的引脚锁定文件、实验模式文件可登录华信教育资源网获得。

<<可编程逻辑器件实验>>

书籍目录

第1章 EDA6000/EDA2000实验开发系统 1.1 EDA6000/EDA2000实验开发系统的特点 1.2 EDA6000/EDA2000实验开发的使用方法 1.3 可编程逻辑器件实验操作基础第2章 基本实验 2.1 实验1 全加器设计 2.2 实验2 4位加法器设计 2.3 实验3 4选1数据选择器的设计 2.4 实验4 四总线缓冲器的设计 2.5 实验5 3-8线译码器的设计 2.6 实验6 BCD-七段显示译码器的设计 2.7 实验7 基本RS触发器设计 2.8 实验8 边沿JK触发器设计 2.9 实验9 4位二进制加法计数器设计 2.10 实验10 4位右移移位寄存器设计 2.11 实验11 有时钟使能的两位十进制计数器设计 2.12 实验12 数控分频器的设计 2.13 实验13 译码扫描显示电路设计 2.14 实验14 序列信号检测器的设计 2.15 实验15 DAC0832电路控制器的设计 2.16 实验16 ADC0809采样控制器的设计第3章 综合实验 3.1 实验1 4位十进制频率计的设计 3.2 实验2 秒表设计 3.3 实验3 计时电路设计 3.4 实验4 电子抢答器设计 3.5 实验5 8位CPU的设计附录A EDA6000/EDA2000实验开发系统预先保存的实验附录B XILINX开发环境的使用方法参考文献

<<可编程逻辑器件实验>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>