

<<现代逻辑设计>>

图书基本信息

书名：<<现代逻辑设计>>

13位ISBN编号：9787121023071

10位ISBN编号：7121023075

出版时间：2006-3

出版时间：电子工业

作者：卡茨

页数：503

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<现代逻辑设计>>

### 内容概要

本书保持第一版重点介绍数字逻辑设计的基本内容、概念和方法这一特点，又结合目前数字设计技术的发展，更新了相应的硬件技术，加入了最新的可编程逻辑技术的知识，还引入了电子设计自动化的设计工具，通过使用目前在数字逻辑设计中占主导地位的硬件描述语言Verilog描述了一些典型的设计实例，帮助读者和工程师用硬件描述语言进行更深入的数字系统设计。

全书共分三部分：第1章是对逻辑设计的整体概述；第2章至第5章涵盖组合逻辑的内容；第6章至第10章则是有关时序逻辑的介绍。

本书结构安排合理，清楚地定义了概念、技术、工具和实际问题，提供了大量的设计实例，并用这些例子明确论述了设计经验和规则。

本书非常适合作为大专院校数字逻辑设计课程的教材，也可作为从事数字逻辑设计的工程技术人员的参考书。

## <<现代逻辑设计>>

### 作者简介

Randy H.Kata , 美国加州大学伯克利分校电机工程与计算机科学教授 , 并任电机工程与计算机科学系的主任。

ACM和IEEE会士 , 在计算机系统设计 and 实现方面的研究首屈一指。

由于他的杰出贡献 , UMC ( United Microelectronics Corporation ) 拨出专项经费支持他从事电机工程与计算机科学研究。

Katz教授最近的研究方向为无线通信、移动计算应用、分布式协作技术以及视频存储系统。

## &lt;&lt;现代逻辑设计&gt;&gt;

## 书籍目录

第1章 绪论1.1 对书名的仔细分析1.2 逻辑设计简史1.3 计算1.4 实例小结深入阅读习题第2章 组合逻辑2.1 输出是输入的函数2.2 布尔逻辑的定律和定理2.3 布尔公式的实现2.4 两级逻辑2.5 两级简化的动机2.6 多级逻辑2.7 多级最简的动机小结深入阅读习题第3章 组合逻辑分析3.1 两级简化3.2 两级简化的自动化3.3 多级简化3.4 多级简化的自动化3.5 组合网络的时间响应3.6 硬件描述语言小结深入阅读习题第4章 组合逻辑技术4.1 历史4.2 基本逻辑元件4.3 两级和多级逻辑4.4 其他不是门电路的逻辑小结深入阅读习题第5章 组合逻辑设计的实例研究5.1 设计过程5.2 简单的过程线控问题5.3 电话键盘译码器5.4 闰年计算器5.5 逻辑函数单元5.6 加法器设计5.7 算术逻辑单元设计5.8 组合乘法器小结深入阅读习题第6章 时序逻辑设计6.1 基本时序逻辑单元6.2 时序设计方法学6.3 寄存器6.4 硬件描述语言小结深入阅读习题第7章 有限状态机7.1 计数器第8章 有限状态机的分析第9章 时序逻辑技术第10章 时序逻辑设计的实例研究附录A 数制附录B 基本电子线路附录C 触发器类型索引

编辑推荐

在本书第一版出版以来的10年间，数字设计技术一直在不断地发展。本书保持第一版重点介绍数字逻辑设计的基本内容、概念和方法这一特点，又结合目前数字设计技术的发展，更新了相应的硬件技术，加入了最新的可编程逻辑技术的知识，还引入了电子设计自动化的设计工具，通过使用目前在数字逻辑设计中占主导地位的硬件描述语言Verilog描述了一些典型的设计实例。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>