第一图书网, tushu007.com

<<数字逻辑电路>>

图书基本信息

书名：<<数字逻辑电路>>

13位ISBN编号：9787121028502

10位ISBN编号：7121028506

出版时间：2006-8

出版时间：电子工业出版社

作者：梅开乡 等编著

页数：322

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书以CMOS集成“逻辑器件”为基础，“数字线路”分析为桥梁，“数字系统应用”为目的，比较系统地介绍“数字逻辑电路”的分析方法和设计方法，特别介绍运用“现代数字逻辑器件”构成复杂数字系统的设计方法。
本书主要内容有数字逻辑基础、集成门电路、组合逻辑电路、集成触发器、时序逻辑电路、半导体存储器和可编程逻辑器件、脉冲产生和整形电路D/A和A/D转换电路。
附录中有配合各章内容教学的“常用集成芯片引脚排列图”、“ABEL-HDL语言简介”等。
本书内容叙述深入浅出，符合原国家教委颁发的关于本课程教学的基本要求，“紧密结合生产实际并注跟踪先进技术的发展”。
书中含有大量的图表和“应用实例”、每章有“内容提要”、“学习要求”、“本章小结”，便于读者自学，学以致用，“促进技能的培养”。
本书内容覆盖面广，安排灵活，可作为高等职业教育的应用电子技术，电子信息工程技术，计算机应用技术，电气自动化，机电一体化等专业的教材，也可作为自学考试或从事电子工程技术人员的学习用书。

第一图书网, tushu007.com

作者简介

梅开乡，1949年出生，湖北大治人。
1981年毕业于湖北师范学院，其后一直从事电路理论与数字逻辑电路方面的教学与科研工作。
现为黄石理工学院电气学院副教授，电信教研室主任。
主讲的《数字逻辑电路》课程，2004年被授予“湖北省普通高等学校精品课程”。
1992～1999年期间与江

<<数字逻辑电路>>

书籍目录

第1章 数字逻辑基础 1.1 数字电路概述 1.2 数制与编码 1.3 数字器件与逻辑符号 1.4 逻辑代数基础 1.5 基本门电路的应用举例 本章小结 思考题与习题第2章 集成门电路 2.1 概述 2.2 CMOS门电路 2.3 双极型门电路 2.4 BiCMOS门电路结构 2.5 集成门电路的应用举例 2.6 集成门电路应用举例 本章小结 思考题与习题第3章 组合逻辑电路 3.1 概述 3.2 算术运算电路 3.3 信号变换电路 3.4 数值比较器 3.5 组合逻辑电路中的竞争和冒险 3.6 组合逻辑电路应用举例 本章小结 思考题与习题第4章 触发器 4.1 概述 4.2 基本R、S触发器 4.3 同步触发器（即锁存器） 4.4 主从触发器 4.5 边沿触发器 4.6 集成触发器应用举例 本章小结 思考题与习题第5章 时序逻辑电路 5.1 时序逻辑电路的分析和设计方法 5.2 同步计数器 5.3 异步计数器 5.4 寄存器 5.5 序列脉冲发生器、三态逻辑和微机总线接口 5.6 时序逻辑电路应用设计举例 本章小结 思考题与习题第6章 半导体存储器和可编程逻辑器件 6.1 概述 6.2 ROM（只读存储器） 6.3 RAM（随机存取存储器） 6.4 SAM（顺序存取存储器） 6.5 PLD可编程组合逻辑器件 6.6 FPGA（现场可编程门阵列） 6.7 FPGA的应用举例 本章小结 思考题与习题第7章 脉冲产生与整形电路 7.1 概述 7.2 单稳态触发器 7.3 施密特触发器 7.4 多谐振荡器 7.5 555定时器及其应用 7.6 脉冲电路在图像接收机中的应用 本章小结 思考题与习题第8章 数/模转换和模/数转换 8.1 概述 8.2 数/模转换电路（DAC） 8.3 模/数转换电路（ADC） 本章小结 思考题与习题附录A 电气图用图形符号二进制逻辑单元（GB4728.12-85）简介 A.1 二进制逻辑单元图形符号的组成 A.2 关联标注法 A.3 逻辑状态、逻辑电平与逻辑约定 A.4 典型逻辑器件图形符号示例附录B ABEL-HDL简介 B.1 ABEL-HDL的基本元素与语法 B.2 ABEL-HDL的语言结构 B.3 指示字附录C 常用逻辑符号对照表附录D 常用数字集成电路引脚排列图附录E LSTTL与CMOS逻辑门电路的技术参数参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com